

Ref. E

## IMAGE PROCESSING UNIT

Publication number: JP8107479 (A)

Publication date: 1996-04-23

Inventor(s): KOJIMA AKIO; MURATA KAZUYUKI; KUWAHARA YASUHIRO;  
TAKAHASHI NAOKI

Also published as:

JP3602884 (B2)

Applicant(s): MATSUSHITA ELECTRIC IND CO LTD

Classification:

- International: G06K9/20; G06T1/00; G06T3/00; H04N1/04; G06K9/20;  
G06K9/20; G06T1/00; G06T3/00; H04N1/04; G06K9/20; (IPC1-  
7): H04N1/04; G06K9/20; G06T1/00

- European:

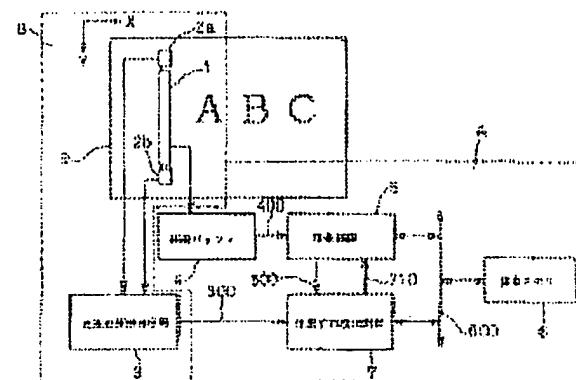
Application number: JP19950080568 19950405

Priority number(s): JP19950080568 19950405; JP19940075858 19940414;  
JP19940187482 19940809

### Abstract of JP 8107479 (A)

PURPOSE: To generate a joint image without high quality without deviation in connection by correcting a position deviation even when an error is included in a detected scanning position and preventing the occurrence of a map missing region caused by the correction of the position deviation.

CONSTITUTION: A position deviation detection circuit 7 detects a position deviation based on image data 400 in a scanning region in which a line image sensor 1 reads data in duplicate and image information of data stored in an image memory 6. Then the position deviation detection circuit 7 corrects a scanning position coordinate 300 to cancel the position deviation and provides the output of a corrected coordinate 710 to a mapping circuit 5. The mapping circuit 5 stores the image data 400 according to the corrected coordinate 710 to the image memory 6.



Data supplied from the [esp@cenet](mailto:esp@cenet) database — Worldwide

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平8-107479

(43)公開日 平成8年(1996)4月23日

(51)Int.Cl.\*

識別記号

序内整理番号

F I

技術表示箇所

H 04 N 1/04  
G 06 T 1/00  
G 06 K 9/20

1 0 6 A  
3 4 0 P

G 06 F 15/64 3 2 5 H  
3 2 5 J

審査請求 未請求 請求項の数27 O L (全 28 頁) 最終頁に続く

(21)出願番号 特願平7-80568

(71)出願人 000005821

松下電器産業株式会社  
大阪府門真市大字門真1006番地

(22)出願日 平成7年(1995)4月5日

(72)発明者 小嶋 章夫

大阪府門真市大字門真1006番地 松下電器  
産業株式会社内

(31)優先権主張番号 特願平6-75858

(72)発明者 村田 和行

大阪府門真市大字門真1006番地 松下電器  
産業株式会社内

(32)優先日 平6(1994)4月14日

(72)発明者 ▲ぐわ▼原 康治

大阪府門真市大字門真1006番地 松下電器  
産業株式会社内

(33)優先権主張国 日本 (J P)

(74)代理人 弁理士 池内 寛幸 (外1名)

(31)優先権主張番号 特願平6-187482

最終頁に続く

(32)優先日 平6(1994)8月9日

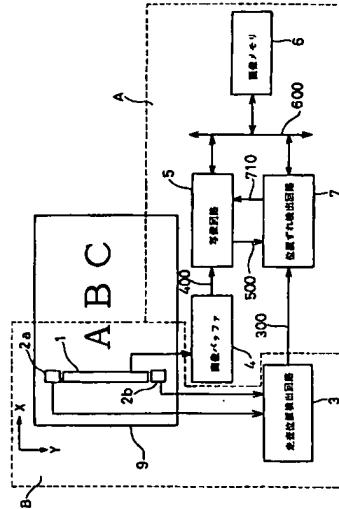
(33)優先権主張国 日本 (J P)

(54)【発明の名称】 画像処理装置

(57)【要約】

【目的】 検出される走査位置に誤差が含まれていても、位置ずれを補正し、かつ、位置ずれの補正によって起こる写像抜け領域の発生をも防止することにより、接続ずれのない高品位な接続画像を生成する。

【構成】 位置ずれ検出回路7は、ラインイメージセンサ1が重複して読み取る走査領域内の画像データ400と画像メモリ6に格納した格納データとの画像情報から位置ずれを検出する。そして、位置ずれ検出回路7は、この位置ずれをキャンセルするように走査位置座標300を補正し、補正位置座標710として写像回路8に付出する。写像回路8は、補正位置座標710に従って画像データ400を画像メモリ6に格納する。



## 【特許請求の範囲】

【請求項1】 原稿画像を走査して読み取られた画像データと、前記画像データに対応する走査位置とを順次入力し、走査位置に基づいて前記画像データを画像メモリに格納する画像処理装置であって、重複して走査する重なり走査領域内の、前記画像データと前記画像メモリに格納された格納データとから前記走査位置の位置ずれを検出し、前記位置ずれを補正する補正值を出力する位置ずれ検出手段と、前記補正值に基づいて前記走査位置を補正する補正手段と、補正された走査位置に基づいて前記画像データを前記画像メモリに格納する写像手段とを少なくとも備えたことを特徴とする画像処理装置。

【請求項2】 補正值を所定の割合で可変する補正制御手段がさらに備わり、補正手段は、所定の割合で可変された前記補正值に基づいて走査位置を補正する請求項1に記載の画像処理装置。

【請求項3】 補正制御手段は、位置ずれ検出手段からの補正值を分割した値を可変制御量とし、走査位置が異なるごとに段階的に前記補正值を所定の割合で可変する請求項2に記載の画像処理装置。

【請求項4】 補正された走査位置と、対応する画像データとを遅延させる遅延手段がさらに備わり、写像手段は、遅延した走査位置に基づいて対応する画像データを画像メモリに格納することにより、前記走査位置の位置ずれを検出する位置と画像データを前記画像メモリに格納する格納位置とを異ならせる請求項1に記載の画像処理装置。

【請求項5】 位置ずれ検出手段は、画像メモリに入力される画像データの走査確認情報を走査確認情報メモリに順次記憶する走査領域保持手段と、前記走査確認情報メモリの走査確認情報を検出することにより、重複して走査される重なり走査領域を検出する重なり領域検出手段とを備える請求項1に記載の画像処理装置。

【請求項6】 画像メモリに格納する画像データのアドレスと、走査確認情報メモリに格納する走査確認情報のアドレスとを共用する請求項5に記載の画像処理装置。

【請求項7】 重なり領域検出手段が行う走査領域の判定に従って画像メモリへの画像データの格納を制御するメモリ制御手段がさらに備わり、前記メモリ制御手段は、重複して走査される重なり走査領域であると判定した場合に前記画像メモリへの画像データの格納を禁止する請求項5に記載の画像処理装置。

【請求項8】 位置ずれ検出手段は、走査位置に基づいて算出される画像データ中の各画素の原稿上における座標値に対応する画像メモリの格納アドレスを着目画素位置とし、前記着目画素位置を含むその周辺画素位置に対して、それぞれ前記画像データと前記画像メモリに格納されている格納データとの相関値を検出する画像相関手段と、複数の前記相関値から予め設定される補正值を生

成する補正量算出手段とを備える請求項1に記載の画像処理装置。

【請求項9】 位置ずれ検出手段は、相対対象となる画素位置において、着目画素位置を含むその周辺画素位置がすべて重なり走査領域である場合にのみ、複数の相対値を生成する請求項8に記載の画像処理装置。

【請求項10】 補正手段は、位置ずれ検出手段から出力される補正值を累積した累積補正值を生成する保持手段を備え、前記累積補正值によって走査位置を補正する請求項1に記載の画像処理装置。

【請求項11】 写像手段は、走査位置に基づいて、画像データ中の各画素の原稿上における座標値に対応する画像メモリの格納アドレスを生成するアドレス生成手段と、前記画像データ中の各画素を前記画像メモリの前記格納アドレスに格納するデータ格納手段とを備える請求項1に記載の画像処理装置。

【請求項12】 画像データと走査位置は、画像を読み取るイメージセンサと、前記イメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力される請求項1に記載の画像処理装置。

【請求項13】 イメージセンサはラインセンサである請求項12に記載の画像処理装置。

【請求項14】 入力装置はハンドスキャナである請求項12に記載の画像処理装置。

【請求項15】 検出手段は、原稿面に接触して回転する車輪と、前記車輪の回転に対応してパレスを出力するエンコーダとにより構成される請求項12に記載の画像処理装置。

【請求項16】 エンコーダは、位相の異なる2系統のパルスを出力する請求項15に記載の画像処理装置。

【請求項17】 入力装置は、携帯型情報機器の本体に着脱自在に取り付けられている請求項12に記載の画像処理装置。

【請求項18】 入力装置に設けたロックピンを携帯型情報機器の本体に設けたピン挿入穴に差し込むことにより、前記入力装置を前記携帯型情報機器の本体に取り付けた請求項17に記載の画像処理装置。

【請求項19】 写像手段は、隣接する画素から補間にによって画像データを高密度化する画素密度変換手段と、走査位置に基づいて、高密度化した前記画像データ中の各画素の原稿上における実数座標値を、前記所定の画素密度を単位として算出する手段と、前記原稿上における実数座標値を、前記所定の画素密度を単位とする整数座標値に変換する整数化手段と、前記座標値の整数化の際に生じる座標誤差値を算出する手段と、前記整数座標値を画像メモリのアドレスに変換する手段と、前記座標誤差値の大きさと予め決められた所定の値とを比較する手段とを備え、前記座標誤差値の大きさが前記所定の値以下である画素のみを前記画像メモリのアドレスに格納す

る請求項11に記載の画像処理装置。

【請求項20】 画素密度変換手段は、被処理画素とその周辺の隣接画素を用いて補間画素を生成する手段を備え、当該手段によって画像データを2倍の画素密度に変換する請求項19に記載の画像処理装置。

【請求項21】 被処理画素  $P_{i,j}$  (但し、画像データ中、 $i$  ライン目の画像データの  $j$  番目の画素データを示す。) とその周辺の隣接画素  $P_{i,j+1}$ 、 $P_{i-1,j}$ 、 $P_{i-1,j+1}$  を用いて、下記(数1)より補間画素  $Q_{i,j}$ 、 $R_{i,j}$ 、 $S_{i,j}$  を算出する請求項20に記載の画像処理装置。

【数1】

$$\begin{aligned} Q_{i,j} &= (P_{i,j} + P_{i,j+1}) / 2 \\ R_{i,j} &= (P_{i,j} + P_{i-1,j}) / 2 \\ S_{i,j} &= (P_{i,j} + P_{i,j+1} \\ &\quad + P_{i-1,j} + P_{i-1,j+1}) / 4 \end{aligned}$$

【請求項22】 所定の値は、所定の画素密度を単位として0.3~0.35である請求項19に記載の画像処理装置。

【請求項23】 走査位置を、所定の座標を中心として複数の所定の角度で回転させる座標回転変換手段がさらに備わり、位置ずれ検出手段は、複数の所定の角度に対応する走査位置の座標に基づいて、それぞれ画像データ中の各画素の原稿上における座標値を算出し、前記座標値に対応する画像メモリの格納アドレスを着目画素位置とし、前記着目画素位置を含むその周辺画素位置に対して、それぞれ前記画像データと前記画像メモリに格納されている格納データとの相関値を検出する画像相関手段と、前記所定の角度に対し、それぞれ得られる複数の前記相関値から予め設定される所定の角度補正量と所定の位置補正量を含む補正値を生成する補正量算出手段とを備える請求項1に記載の画像処理装置。

【請求項24】 位置ずれ検出手段は、相対対象となる画素位置において、各回転角度に対して得られる着目画素位置を含むその周辺画素位置がすべて重なり走査領域である場合にのみ、複数の相関値を生成する請求項23に記載の画像処理装置。

【請求項25】 画像相関手段は、各回転角度に対してそれぞれ得られる複数の相関値を生成する請求項23に記載の画像処理装置。

【請求項26】 画像データと走査位置は、画像を読み取るラインイメージセンサと、前記ラインイメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力され、座標回転変換手段は、前記ラインイメージセンサ両端の走査位置座標を座標上で複数方向に走査ライン単位で回転変換する請求項23に記載の画像処理装置。

【請求項27】 画像データと走査位置は、画像を読み

取るラインイメージセンサと、前記ラインイメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力され、画像相関手段は、各走査ライン単位の回転角度に対してそれぞれ得られる複数の相関値を生成する請求項23に記載の画像処理装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、原稿画像を走査して読み取られた画像データを、画像データに対応する走査位置に基づいて画像メモリに格納するための画像処理装置に関する。

【0002】

【従来の技術】 従来、手動によって原稿上を自由走査して原稿画像を読み取るハンドスキャナにおいては、読み取りセンサの原稿上の走査位置を逐次検出し、検出された走査位置に基づいて画像データを画像メモリに格納していた。

【0003】 読み取りセンサの原稿上の走査位置を検出する方法としては、補助装置として基準格子が印刷されたシートを用い、原稿上に置かれたシートの上を、基準格子を検出する読み取りセンサと一体になった光感知素子によって走査することにより、光感知素子の出力から基準格子に対する画像データの位置を算出する方法がある(例えば、米国特許第4,260,979号)。

【0004】 また、補助装置としてタブレットを用い、タブレット上に載置された原稿の上を、読み取りセンサと一体になった検出コイルによって走査することにより、検出コイルの出力からタブレット上の座標位置を検出し、検出された座標位置に基づいて画像データの位置を算出する方法がある(例えば、米国特許第4,581,761号)

また、読み取りセンサと一緒に移動する車輪に取り付けられ、車輪の回転に伴ってパルスを発生するエンコーダの出力から読み取りセンサの位置を検出し、検出された位置に基づいて画像データの位置を算出する方法がある(例えば、特開昭62-15964号公報)。

【0005】 これら従来の検出方法によって検出された走査位置に基づいて画像データの座標上の位置を算出し、画像メモリの所定のアドレスに格納する画像処理装置を用いれば、手動走査による手ぶれや蛇行の影響を排除することができる所以、画像メモリ上の格納データに画像歪みが生じることはない。

【0006】

【発明が解決しようとする課題】 しかし、上記した従来の構成では、以下のような問題がある。基準格子が印刷されたシートやタブレットなどの補助装置を用いる場合、走査位置の検出精度を高め、絶対位置誤差を小さくするには、精密な加工と高価な補正回路が必要となり、通常、コストが高くなる。また、精度の低い補助装置を

用いると、検出する走査位置に大きな絶対位置誤差が生じる。

【0007】一方、読み取りセンサと一緒に移動する車輪に取り付けられ、車輪の回転に伴ってバースを発生するエンコーダを用いる場合には、走査開始位置を基準点として逐次検出されるエンコーダのバースをカウントして走査位置を算出するので、機械精度、車輪の滑りなどによって大きな累積位置誤差が生じる。

【0008】検出される走査位置の絶対位置誤差、あるいは累積位置誤差が大きくなると、読み取りセンサが実際に走査している原稿上の正規の走査位置との間で大きな位置誤差が生じる（以下、この位置誤差を「位置ずれ」という。）。

【0009】この位置ずれした走査位置に基づいて画像データの座標上の位置を算出し、画像メモリの所定のアドレスに格納すると、画像メモリ上で再現された平面画像に大きな画像歪みが生じるといった問題がある。この位置ずれによる平面画像の画像歪みについて、図19（b）～（d）を用いて説明する。

【0010】図19（b）に示すように、ハンドスキャナ1004によって原稿1000の上を自由に走査する場合について説明する。図19（c）に示すように、一方向のみを読み取る小型のハンドスキャナでは、原稿1000の上の大画面を読み取ることはできない。しかし、一方向に対してセンサの読み取り範囲だけ画像メモリ上に画像データが格納されるので、接続すれば発生しない。図19（d）に示すように、一筆書きの往復走査によって原稿1000の上の大画面を読み取るハンドスキャナでは、位置ずれた走査位置に基づいて画像データを画像メモリに格納すると、画像の接続部が位置ずれを起こし、画像が歪んでしまう。特に、累積位置誤差を発生させるスキャナでは、走査する範囲が広くなればなるほど位置ずれがひどくなり、画像自体を判読することができなくなる。

【0011】次に、画像メモリに画像データを格納する場合の問題点について説明する。図22に示すように、画像メモリ2001内に画像データが格納される箇所（画像データ格納画素）2002と、画像データが格納されない箇所（以下「写像抜け領域」という。）2003があると、黒ベタ領域ではかなりよく目立つ白筋となり、画質品位が著しく劣化する。また、図23に示すように、この写像抜け領域が文字領域で発生した場合は、文字に白筋が入るなど、文字の品質が著しく劣化する。

【0012】本発明は、従来技術における前記課題を解決するため、検出される走査位置に誤差が含まれていても、位置ずれを補正し、かつ、位置ずれの補正によって起こる写像抜け領域の発生を防止することにより、接続のない高品位な接続画像を生成することのできる画像処理装置を提供することを目的とする。

### 【0013】

【課題を解決するための手段】前記目的を達成するため、本発明に係る画像処理装置の構成は、原稿画像を走査して読み取られた画像データと、前記画像データに対応する走査位置とを順次入りし、走査位置に基づいて前記画像データを画像メモリに格納する画像処理装置であって、重複して走査する重なり走査領域内の、前記画像データと前記画像メモリに格納された格納データとから前記走査位置の位置ずれを検出し、前記位置ずれを補正する補正值を出力する位置ずれ検出手段と、前記補正值に基づいて前記走査位置を補正する補正手段と、補正された走査位置に基づいて前記画像データを前記画像メモリに格納する写像手段とを少なくとも備えたことを特徴とする。

【0014】前記本発明装置の構成においては、補正值を所定の割合で可変する補正制御手段がさらに備わり、補正手段は、所定の割合で可変された前記補正值に基づいて走査位置を補正するのが好ましい。また、この場合には、補正制御手段は、位置ずれ検出手段からの補正值を分割した値を可変制御量とし、走査位置が異なるごとに段階的に前記補正值を所定の割合で可変するのが好ましい。

【0015】また、前記本発明装置の構成においては、補正された走査位置と、対応する画像データとを遅延させる遅延手段がさらに備わり、写像手段は、遅延した走査位置に基づいて対応する画像データを画像メモリに格納することにより、前記走査位置の位置ずれを検出する位置と画像データを前記画像メモリに格納する格納位置とを異ならせるのが好ましい。

【0016】また、前記本発明装置の構成においては、位置ずれ検出手段は、画像メモリに入力される画像データの走査確認情報を走査確認情報メモリに順次記憶する走査領域保持手段と、前記走査確認情報メモリの走査確認情報を検出することにより、重複して走査される重なり走査領域を検出する重なり領域検出手段とを備えるのが好ましい。また、この場合には、画像メモリに格納する画像データのアドレスと、走査確認情報メモリに格納する走査確認情報のアドレスとを共用にするのが好ましい。また、この場合には、重なり領域検出手段が行う走査領域の判定に従って画像メモリへの画像データの格納を制御するメモリ制御手段がさらに備わり、前記メモリ制御手段は、重複して走査される重なり走査領域であると判定した場合に前記画像メモリへの画像データの格納を禁止するのが好ましい。

【0017】また、前記本発明装置の構成においては、位置ずれ検出手段は、走査位置に基づいて算出される画像データ中の各画素の原稿上における座標値に対応する画像メモリの格納アドレスを着目画素位置とし、前記着目画素位置を含むその周辺画素位置に対して、それぞれ前記画像データと前記画像メモリに格納されている格納

データとの相関値を検出する画像相関手段と、複数の前記相関値から予め設定される補正值を生成する補正量算出手段とを備えるのが好ましい。また、この場合には、位置ずれ検出手段は、相間対象となる画素位置において、着目画素位置を含むその周辺画素位置がすべて重なり走査領域である場合にのみ、複数の相関値を生成するのが好ましい。

【0018】また、前記本発明装置の構成においては、補正手段は、位置ずれ検出手段から出力される補正值を累積した累積補正值を生成する保持手段を備え、前記累積補正值によって走査位置を補正するのが好ましい。

【0019】また、前記本発明装置の構成においては、写像手段は、走査位置に基づいて、画像データ中の各画素の原稿上における座標値に対応する画像メモリの格納アドレスを生成するアドレス生成手段と、前記画像データ中の各画素を前記画像メモリの前記格納アドレスに格納するデータ格納手段とを備えるのが好ましい。また、この場合には、写像手段は、隣接する画素から補間にによって画像データを高密度化する画素密度変換手段と、走査位置に基づいて、高密度化した前記画像データ中の各画素の原稿上における実数座標値を、前記所定の画素密度を単位として算出する手段と、前記原稿上における実数座標値を、前記所定の画素密度を単位とする整数座標値に変換する整数化手段と、前記座標値の整数化の際に生じる座標誤差値を算出する手段と、前記整数座標値を画像メモリのアドレスに変換する手段と、前記座標誤差値の大きさと予め決められた所定の値とを比較する手段とを備え、前記座標誤差値の大きさが前記所定の値以下である画素のみを前記画像メモリのアドレスに格納するのが好ましい。この場合には、さらに、画素密度変換手段は、被処理画素とその周辺の隣接画素を用いて補間画素を生成する手段を備え、当該手段によって画像データを2倍の画素密度に変換するのが好ましく、さらには、被処理画素 $P_{i,j}$ （但し、画像データ中、 $i$ ライン目の画像データの $j$ 番目の画素データを示す。）とその周辺の隣接画素 $P_{i,j+1}$ 、 $P_{i-1,j}$ 、 $P_{i-1,j+1}$ を用いて、上記（數1）より補間画素 $Q_{i,j}$ 、 $R_{i,j}$ 、 $S_{i,j}$ を算出するのが好ましい。また、この場合には、さらに、所定の値は、所定の画素密度を単位として0.3～0.35であるのが好ましい。

【0020】また、前記本発明装置の構成においては、画像データと走査位置は、画像を読み取るイメージセンサと、前記イメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力されるのが好ましい。また、この場合には、イメージセンサはラインセンサであるのが好ましい。また、この場合には、入力装置はハンドスキャナであるのが好ましい。また、この場合には、検出手段は、原稿面に接触して回転する車輪と、前記車輪の回転に対応してパレスを出力するエンコーダとにより構成されるのが好

ましい。この場合には、さらに、エンコーダは、位相の異なる2系統のパレスを出力するのが好ましい。また、この場合には、入力装置は、携帯型情報機器の本体に着脱自在に取り付けられているのが好ましい。この場合には、さらに、入力装置に設けたロックピンを携帯型情報機器の本体に設けたピン挿入穴に差し込むことにより、前記入力装置を前記携帯型情報機器の本体に取り付けるのが好ましい。

【0021】また、前記本発明装置の構成においては、走査位置を、所定の座標を中心として複数の所定の角度で回転させる座標回転変換手段がさらに備わり、位置ずれ検出手段は、複数の所定の角度に対応する走査位置の座標に基づいて、それぞれ画像データ中の各画素の原稿上における座標値を算出し、前記座標値に対応する画像メモリの格納アドレスを着目画素位置とし、前記着目画素位置を含むその周辺画素位置に対して、それぞれ前記画像データと前記画像メモリに格納されている格納データとの相関値を検出する画像相関手段と、前記所定の角度に対し、それぞれ得られる複数の前記相関値から予め設定される所定の角度補正值と所定の位置補正值を含む補正值を生成する補正量算出手段とを備えるのが好ましい。また、この場合には、位置ずれ検出手段は、相間対象となる画素位置において、各回転角度に対して得られる着目画素位置を含むその周辺画素位置がすべて重なり走査領域である場合にのみ、複数の相関値を生成するのが好ましい。また、この場合には、画像相関手段は、各回転角度に対してそれぞれ得られる複数の相関値を生成するのが好ましい。また、この場合には、画像データと走査位置は、画像を読み取るラインイメージセンサと、前記ラインイメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力され、座標回転変換手段は、前記ラインイメージセンサ両端の走査位置座標を座標上で複数方向に走査ライン単位で回転変換するのが好ましい。また、この場合には、画像データと走査位置は、画像を読み取るラインイメージセンサと、前記ラインイメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力され、画像相関手段は、各走査ライン単位の回転角度に対してそれぞれ得られる複数の相関値を生成するのが好ましい。

【0022】

【作用】前記本発明装置の構成によれば、原稿画像を走査して読み取られた画像データと、前記画像データに対応する走査位置とを順次入力し、走査位置に基づいて前記画像データを画像メモリに格納する画像処理装置であって、重複して走査する重なり走査領域内の、前記画像データと前記画像メモリに格納された格納データとから前記走査位置の位置ずれを検出し、前記位置ずれを補正する補正值を出力する位置ずれ検出手段と、前記補正值に基づいて前記走査位置を補正する補正手段と、補正さ

れた走査位置に基づいて前記画像データを前記画像メモリに格納する写像手段とを少なくとも備えていることにより、入力した走査位置に位置誤差が含まれていても、重複して走査する重なり走査領域内の画像データと格納データとの画像情報から走査位置の位置ずれを検出して、位置ずれを補正することができる。そして、この補正した走査位置に基づいて画像データを画像メモリに格納することにより、走査位置の位置誤差によって生じる画像の接続ずれを防止し、画像メモリ内で接続された平面画像の画像歪みを低減することができる。

【0023】前記本発明装置の構成において、補正值を所定の割合で可変する補正制御手段がさらに備わり、補正手段は、所定の割合で可変された前記補正值に基づいて走査位置を補正するという好ましい例によれば、位置ずれを補正する補正值を所定の割合で可変制御し、補正された走査位置に基づいて画像データを画像メモリに格納することができるので、走査位置の補正によって生じる画像メモリ内の画像データが格納されない領域の発生が抑制される。また、走査位置が急激に補正されないとから、画像データと格納データとの画像情報から位置ずれを検出する場合の相関値の検出範囲を小さくすることができますので、回路の小型化が図られる。さらには、画像メモリ内の画像データが格納されない領域の発生(写像抜け)が防止されることから、重複した走査領域内の画像データと格納データとの画像情報から位置ずれを検出する際の相関値の誤差を小さくすることができるので、位置ずれ検出の精度が向上する。

【0024】また、前記本発明装置の構成において、補正された走査位置と、対応する画像データとを遅延させる遅延手段がさらに備わり、写像手段は、遅延した走査位置に基づいて対応する画像データを画像メモリに格納することにより、前記走査位置の位置ずれを検出する位置と画像データを前記画像メモリに格納する格納位置とを異ならせるという好ましい例によれば、位置ずれの検出位置をイメージセンサの移動方向に対して先行させることにより、リアルタイム処理で位置ずれの補正精度を向上させることができる。ところで、リアルタイム処理においては、画像データの画像メモリへの格納(写像処理)と位置ずれ検出とを平行して行った場合に、着目画素周辺に新規に写像して格納される画素が頻繁に発生するので、相関値が新規写像画素の影響を受ける。また、手動走査時の手ぶれなどによって検出位置が前後すると、さらに新規写像画素の影響が大きくなり、位置ずれの検出精度が低下する。しかし、上記のように画像データを画像メモリに格納する格納位置(写像位置)と位置ずれの検出位置とを異ならせ、位置ずれの検出位置をイメージセンサの移動方向に対して先行させることにより、新規写像画素の影響を抑えて位置ずれの検出精度を向上させることができる。

【0025】また、前記本発明装置の構成において、位

置ずれ検出手段は、画像メモリに入力される画像データの走査確認情報を走査確認情報メモリに順次記憶する走査領域保持手段と、前記走査確認情報メモリの走査確認情報を検出することにより、重複して走査される重なり走査領域を検出する重なり領域検出手段とを備えるという好ましい例によれば、重複して読み取られる重なり走査領域を特定することができるので、重なり走査領域内の画像データと格納データとからのみ位置ずれを検出することができる。また、この場合、画像メモリに格納する画像データのアドレスと、走査確認情報メモリに格納する走査確認情報のアドレスとを共用にするという好ましい例によれば、アドレスの生成機構及びメモリ制御部を簡素化することができ、さらには、同時にアクセスすることも可能となるので、アクセス速度の高速化が図られる。また、この場合、重なり領域検出手段が行う走査領域の判定に従って画像メモリへの画像データの格納を制御するメモリ制御手段がさらに備わり、前記メモリ制御手段は、重複して走査される重なり走査領域であると判定した場合に前記画像メモリへの画像データの格納を禁止するという好ましい例によれば、メモリ制御手段は、新規に走査される領域のみの画像データを画像メモリへ格納することにより、走査位置誤差の小さい画像データを優先して画像メモリへ順次重ねて格納することができるでの、合成画像の歪みが小さくなる。そして、この格納済みの画像情報に基づいて位置ずれ検出を行えば、検出精度が向上する。

【0026】また、前記本発明装置の構成において、位置ずれ検出手段は、走査位置に基づいて算出される画像データ中の各画素の原稿上における座標値に対応する画像メモリの格納アドレスを着目画素位置とし、前記着目画素位置を含むその周辺画素位置に対して、それぞれ前記画像データと前記画像メモリに格納されている格納データとの相関値を検出する画像相関手段と、複数の前記相関値から予め設定された補正值を生成する補正量算出手段とを備えるという好ましい例によれば、位置ずれ検出手段は、複数の相関値を用いることによって複数方向に対して位置ずれを検出することができる。また、この場合、位置ずれ検出手段は、相間対象となる画素位置において、着目画素位置を含むその周辺画素位置がすべて重なり走査領域である場合にのみ、複数の相関値を生成するという好ましい例によれば、相関値をすべて同一条件で検出することができるので、複数の相関値を用いた位置ずれの検出精度が向上する。

【0027】また、前記本発明装置の構成において、補正手段は、位置ずれ検出手段から出力される補正值を累積した累積補正值を生成する保持手段を備え、前記累積補正值によって走査位置を補正するという好ましい例によれば、位置ずれを無くす補正值を累積させることにより、累積誤差を含む走査位置の補正処理を小さい回路で実現することができる。なぜなら、累積された補正位置

を中心に位置ずれを検出するために、位置ずれの検出範囲を小さくすることができるからである。

【0028】また、前記本発明装置の構成において、写像手段は、走査位置に基づいて、画像データ中の各画素の原稿上における座標値に対応する画像メモリの格納アドレスを生成するアドレス生成手段と、前記画像データ中の各画素を前記画像メモリの前記格納アドレスに格納するデータ格納手段とを備えるという好ましい例によれば、アドレス生成手段は、走査位置の原稿上における座標に基づいて格納アドレスを生成するので、対応する画像データを画像メモリの所定の位置に格納することができる。また、この場合、写像手段は、隣接する画素から補間によって画像データを高密度化する画素密度変換手段と、走査位置に基づいて、高密度化した前記画像データ中の各画素の原稿上における実数座標値を、前記所定の画素密度を単位として算出する手段と、前記原稿上における実数座標値を、前記所定の画素密度を単位とする整数座標値に変換する整数化手段と、前記座標値の整数化の際に生じる座標誤差値を算出する手段と、前記整数座標値を画像メモリのアドレスに変換する手段と、前記座標誤差値の大きさと予め決められた所定の値とを比較する手段とを備え、前記座標誤差値の大きさが前記所定の値以下である画素のみを前記画像メモリのアドレスに格納するという好ましい例によれば、格納アドレスに対して誤差の小さい画素データを選択して画像メモリに格納することができるので、格納した画像の再現品位が向上する。この格納データを位置ずれ検出に用いれば、歪みの小さい接続合成画像が得られ、平面画像の品位が向上する。この場合さらに、画素密度変換手段は、被処理画素とその周辺の隣接画素を用いて補間画素を生成する手段を備え、当該手段によって画像データを2倍の画素密度に変換するという好ましい例によれば、画素密度を上げることにより、画像の再現品位が向上する。さらには、補間処理を2のべき乗(2<sup>n</sup>)で実現することができることから、回路をビットシフトで構成することができるので、回路の簡素化が図られる。そして、この場合、被処理画素P<sub>i,j</sub>（但し、画像データ中、iライン目の画像データのj番目の画素データを示す。）とその周辺の隣接画素P<sub>i,j+1</sub>、P<sub>i-1,j</sub>、P<sub>i-1,j+1</sub>を用いて、上記（数1）より補間画素Q<sub>i,j</sub>、R<sub>i,j</sub>、S<sub>i,j</sub>を算出するという好ましい例によれば、所定の補間画素を容易に生成することができる。また、この場合さらに、所定の値は、所定の画素密度を単位として0.3～0.35であるという好ましい例によれば、写像抜け画素を無くすことができる。

【0029】また、前記本発明装置の構成において、画像データと走査位置は、画像を読み取るイメージセンサと、前記イメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力されるという好ましい例によれば、2つの検出手

段によってイメージセンサの走査位置を特定することができるの、往復した一筆書きの走査によって大きな原稿を読み取ることができる。また、この場合、イメージセンサはラインセンサであるという好ましい例によれば、ライン単位で原稿を走査することができることから、容易に小型化が図られる。また、この場合、入力装置はハンドスキャナであるという好ましい例によれば、原稿上の所望の位置と領域を自由に入力することができるので、操作性が向上する。また、この場合、検出手段は、原稿面に接触して回転する車輪と、前記車輪の回転に対応してパレスを出力するエンコーダにより構成されるという好ましい例によれば、タブレット若しくは基準格子が印刷されたシートを補助装置として用いるハンドスキャナに比較して、高価な補助装置を必要としないので、小型で、携帯性、操作性に優れたも画像処理装置を実現することができる。この場合さらに、エンコーダは、位相の異なる2系統のパレスを出力するという好ましい例によれば、位相の異なる2系統のパレスをカウントすることにより、車輪の回転方向と移動距離を検出することができるので、所定の位置を基準とした車輪の移動後の位置を検出することができる。また、この場合、入力装置は、携帯型情報機器の本体に着脱自在に取り付けられているという好ましい例によれば、小型で、操作性に優れた入力装置が実現される。

【0030】また、前記本発明装置の構成において、走査位置を、所定の座標を中心として複数の所定の角度で回転させる座標回転変換手段がさらに備わり、位置ずれ検出手段は、複数の所定の角度に対応する走査位置の座標に基づいて、それぞれ画像データ中の各画素の原稿上における座標値を算出し、前記座標値に対応する画像メモリの格納アドレスを着目画素位置とし、前記着目画素位置を含むその周辺画素位置に対して、それぞれ前記画像データと前記画像メモリに格納されている格納データとの相関値を検出する画像相関手段と、前記所定の角度に対し、それぞれ得られる複数の前記相関値から予め設定される所定の角度補正量と所定の位置補正量を含む補正量を生成する補正量算出手段とを備えるという好ましい例によれば、座標変換手段によって回転変換された走査位置座標に基づいて位置ずれを検出することができるので、イメージセンサの回転方向の位置ずれを検出することができる。その結果、画像メモリ内に接続された平面画像の画像品位が向上する。また、この場合、位置ずれ検出手段は、相関対象となる画素位置において、各回転角度に対して得られる着目画素位置を含むその周辺画素位置がすべて重なり走査領域である場合にのみ、複数の相関値を生成するという好ましい例によれば、相関値をすべて同一条件で検出するが能够なので、複数の相関値を用いた位置ずれの検出精度が向上する。また、この場合、画像相関手段は、各回転角度に対してそれぞれ得られる複数の相関値を生成するという好ましい例によ

ば、各回転角度ごとに相関値を生成することにより、回転方向のずれを検出するための相関値を得ることができ。また、この場合、画像データと走査位置は、画像を読み取るラインイメージセンサと、前記ラインイメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力され、座標回転変換手段は、前記ラインイメージセンサ両端の走査位置座標を座標上で複数方向に走査ライン単位で回転変換するという好ましい例によれば、座標上におけるラインイメージセンサの両端位置を回転変換することにより、回転方向の位置ずれを走査ライン単位で検出することができる。簡単な回路によって回転方向の位置ずれを検出することができる。また、この場合、画像データと走査位置は、画像を読み取るラインイメージセンサと、前記ラインイメージセンサの読み取り位置を2つの検出手段によって検出する位置検出手段とを備えた入力装置から入力され、画像相関手段は、各走査ライン単位の回転角度に対してそれぞれ得られる複数の相関値を生成するという好ましい例によれば、回転方向の位置ずれを走査ライン単位で検出することにより、座標上におけるラインイメージセンサの両端位置を簡単な回路によって精度良く補正することができる。その結果、小型化及び高解像度化が可能なラインイメージセンサを入力装置に用いることができる。

#### 【0031】

【実施例】以下、実施例を用いて本発明をさらに具体的に説明する。

<第1の実施例>まず、本発明の第1の実施例の画像処理装置について、図面を参照しながら説明する。図1は本発明の第1の実施例における画像処理装置及び原稿画像を読み取り走査する画像読み取り部を示すブロック図である。図1中、Aは画像処理装置を示し、Bは画像読み取り部を示す。

【0032】図1に示すように、原稿9の上を手動によって走査し、原稿画像を読み取ることにより、ラインイメージセンサ1が画像データを生成する。そして、生成された画像データは、画像バッファ4に出力される。

【0033】図16に示すように、原稿画像を読み取り走査する画像読み取り部Bは、ラインイメージセンサ1が取り付けられたハンドスキャナ本体の筐体104と、ラインイメージセンサ1の両端位置に装備された2個の車輪31、32と、各車輪31、32にそれぞれ取り付けられ、車輪31、32の回転を検出するエンコーダ2a、2bとを備えている。各エンコーダ2a、2bは、車輪31、32の回転角度に応じて90度だけ位相の異なる2相のA相パルスとB相パルスを発生させる。そして、このA相パルスとB相パルスを用いて、車輪31、32の回転方向が検出される。A相パルスとB相パルスは90度だけ位相が異なるため、B相パルスの立ち上がりによって検出されるA相パルスのレベルは、車輪3

1、32の回転方向によって「H」レベルと「L」レベルとに識別される。識別された信号341、361の「L」レベルを車輪31、32の前進方向(UP方向)とすれば、「H」レベルは車輪31、32の後進方向(DOWN方向)となる。位置カウンタ33、35は、信号341、361が「L」レベルの場合に、B相パルス数に従ってカウント値を増加させ、信号341、361が「H」レベルの場合に、B相パルス数に従ってカウント値を減少させる。位置座標検出回路37は、位置カウンタ33、35からのカウント値331、351を入力し、車輪31、32の回転方向を考慮した各車輪31、32の移動距離を検出する。

【0034】次に、図1に示すように、走査位置検出回路3は、車輪31、32の移動距離に基づいて各車輪31、32の原稿9上における座標を算出する。さらに、走査位置検出回路3は、各車輪31、32の座標をラインイメージセンサ1の両端の各読み取り画素の座標に変換し、走査位置座標300として位置ずれ検出回路7に出力する。図16に示すように、走査位置検出回路3は、位置座標検出回路37、位置カウンタ33、35、により構成されるが、その動作の詳細については後述する。

【0035】写像回路5は、画像バッファ4から出力される画像データ400を画素密度変換し、高密度化画像データ500を出力する。位置ずれ検出回路7は、写像回路5から出力される高密度化画像データ500と、画像メモリ6に格納された格納データの相関値を算出する。さらに、位置ずれ検出回路7は、この相関値に基づいて算出される位置補正量を用いて走査位置座標300を補正し、補正位置座標710として写像回路5に出力する。さらに、写像回路5は、位置ずれ検出回路7から出力される補正位置座標710を用いて、画像メモリ6のアドレスを生成する。そして、写像回路5は、高密度化画像データ500の各画素データを、バス600を介して画像メモリ6に格納する。写像回路5及び位置ずれ検出回路7の動作の詳細については後述する。

【0036】次に、走査位置検出回路3の動作について、さらに詳細に説明する。図2は走査位置検出回路の動作説明図である。図2において、太線は2個の車輪31、32の移動軌跡を示している。ラインイメージセンサ1(図1)がiライン目の画素データを読み取ったときの2個の車輪31、32の位置を示す座標を、それぞれP0<sub>i</sub>(X0<sub>i</sub>, Y0<sub>i</sub>)、P1<sub>i</sub>(X1<sub>i</sub>, Y1<sub>i</sub>)とする。今、P0<sub>i-1</sub>、P1<sub>i-1</sub>の座標が既知であるとすれば、P0<sub>i</sub>及びP1<sub>i</sub>の座標は、下記(数2)を用いて近似的に算出される。

#### 【0037】

#### 【数2】

$$\begin{aligned}\theta_{i-1} &= (L_{0_{i-1}} - L_{1_{i-1}}) / D \\ X_{0_i} &= X_{0_{i-1}} + \Delta L_{0_i} \cdot \cos \theta_{i-1} \\ Y_{0_i} &= Y_{0_{i-1}} + \Delta L_{0_i} \cdot \sin \theta_{i-1} \\ X_{1_i} &= X_{0_i} - D \cdot \sin \theta_{i-1} \\ Y_{1_i} &= Y_{0_i} - D \cdot \cos \theta_{i-1}\end{aligned}$$

【0038】ここで、・は乗算を行う演算であり、／は除算を行う演算である。以後、・は乗算を示す演算子、／は除算を示す演算子として用いる。 $L_{0_{i-1}}$ は、読み取り開始時から( $i-1$ )ライン目の読み取りを行った時までに車輪31、32が移動した距離である。 $\Delta L_{0_i}$ は、( $i-1$ )ライン目の読み取り開始時から $i$ ライン目の読み取を行った時までに車輪31、32が移動した距離である。移動距離は、車輪31、32の回転方向を考慮するので、マイナスの値にもなり得る。また、車輪31、32の原稿9上における移動距離は、図16に示すエンコーダ2a、2bのパルス数Nと1パルス当たりの分解能P(インチ/1パルス)を用い、 $P \times N$ を計算することによって得られる。位置座標検出回路37は、位置カウンタ33、35のカウント値331、351をラインイメージセンサ1の読み取り周期に同期して読み取り、 $i$ ライン目と( $i-1$ )ライン目で検出したカウント値の差分から、車輪31、32の回転方向を含む原稿9上における移動距離 $\Delta L_{0_i}$ を検出する。 $D$ は、車輪31と車輪32との間の距離である。上記(数1)は、 $\Delta\theta = |\theta_i - \theta_{i-1}| = |\Delta L_{0_i} - \Delta L_{1_i}| / D$ とした近似計算である。 $\Delta\theta$ は、ラインイメージセンサ1の1ライン走査時間の間におけるラインイメージセンサ1の変化角度である。上記(数1)を用いることにより、読み取り開始時における2つの車輪31、32の座標を決めておけば、2つの車輪31、32の移動距離からそれらの座標を算出することができる。

【0039】図3はラインイメージセンサの両端部の読み取り画素の座標を算出する場合の説明図である。車輪31の座標を $P_0$ ( $X_0$ ,  $Y_0$ )、車輪32の座標を $P_1$ ( $X_1$ ,  $Y_1$ )とする。ラインイメージセンサ1の両端部の画素の座標 $P_s$ ( $X_s$ ,  $Y_s$ )及び $P_e$ ( $X_e$ ,  $Y_e$ )は、下記(数3)によって算出される。

【0040】

【数3】

$$\begin{aligned}X_s &= X_0 + (X_1 - X_0) \cdot d1 / D \\ Y_s &= Y_0 + (Y_1 - Y_0) \cdot d1 / D \\ X_e &= X_0 + (X_1 - X_0) \cdot d2 / D \\ Y_e &= Y_0 + (Y_1 - Y_0) \cdot d2 / D\end{aligned}$$

【0041】ここで、Dは車輪31と車輪32との間の距離、d1は車輪31から読み取り画素 $P_s$ までの距離、d2は車輪31から読み取り画素 $P_e$ までの距離である。走査位置検出回路3は、エンコーダ2a、2bが

発生させる2相パルスから得られる車輪31、32の移動距離を用いて、上記(数2)及び(数3)の演算を行い、ラインイメージセンサ1の両端部の読み取り画素の座標 $P_s$ ( $X_s$ ,  $Y_s$ )、 $P_e$ ( $X_e$ ,  $Y_e$ )を、走査位置座標300として位置ずれ検出回路7に出力する。

【0042】図4はラインイメージセンサの走査領域の説明図である。図4を用いて、原稿9の読み取り領域幅がラインイメージセンサ1の長さよりも大きい場合の、ラインイメージセンサ1の手動走査による動きについて説明する。原稿9を読み取るために、操作者は、ハンドスキャナ本体を原稿9に接触させ、原稿9の上を往復運動させながら手動走査する。このとき、ハンドスキャナ本体に取り付けられた2個の車輪31、32が回転し、エンコーダ2a、2bから2相パルスが出力される。図4は、ラインイメージセンサ1によって読み取られる原稿9上の読み取り領域を示している。

【0043】ラインイメージセンサ1は原稿9の全幅を走査することができないため、画像読み取り部B(図1)は、ラインイメージセンサ1の往復運動によって原稿9の全体を読み取る。図4には、ラインイメージセンサ1の両端画素のみの位置が記載されているが、ラインイメージセンサ1は両端画素を結ぶライン上の画像を読み取る。例えば、ラインイメージセンサ1の両端画素がそれぞれA点とB点である場合、ラインイメージセンサ1はA点とB点を結ぶライン上を読み取っている(以後、これを「読み取り位置A-B」と記す。)。

【0044】図4において、ラインイメージセンサ1は、読み取り位置A-Bを走査開始位置として、読み取り位置C-Dまで走査する。A点、B点、D点、C点によって囲まれる領域ABDCを読み取った画像データ中の各画素は、走査位置検出回路3(図1)から出力される走査位置座標300に基づき、写像回路5(図1)によって画像メモリ6に新規に格納される。以後、このような領域を「新規走査領域」と称する。

【0045】次に、ラインイメージセンサ1は、戻り方向に移動し、読み取り位置C-Dから読み取り位置E-Fまで走査する。C点、D点、G点、E点によって囲まれる領域CDGEは、重複して画像が読み取られる領域である。以後、この重複して読み取られる領域を「重なり走査領域」と称する。D点、G点、F点によって囲まれる領域DGFは、新規走査領域である。このように、重なり走査領域CDGE、新規走査領域ABGEC及び新規走査領域DFGの3つの走査領域が存在する。

【0046】走査位置座標300に位置誤差がなければ、この走査位置座標300に基づいて、読み取り画像データ中の各画素を画像メモリ6に写像して格納することができる。すなわち、重なり走査領域CDGEの読み取り画像データが画像メモリ6にオーバーライドされても、新規走査領域ABGECと重なり走査領域CDGEの継ぎ目部分において、画像メモリ6中の読み取り画像

にそれが生じることはない。しかし、ハンドスキャナの機構設計精度、車輪31、32と原稿9との間のスリップ、車輪31、32の原稿9への沈み込み、曲線手動走査時における車輪31と車輪32との間の幅の影響などによって、走査位置座標300には位置誤差が含まれる。また、走査位置検出回路3は、エンコーダ2a、2bから出力される2相パルスをカウントしてエンコーダ2a、2bの移動距離を得るので、前記位置誤差が累積される。このため、走査位置座標300を用いて画像データ400を画像メモリ6に写像すると、前記繰り返し部分に画像のずれが生じてしまう。ここで、「写像」とは、読み取り画像データを画像メモリ6の所定のアドレスに格納する動作のことである。

【0047】この画像のずれを無くすため、位置ずれ検出回路7は、重なり走査領域CDGEの画像メモリ6に格納された画像データと高密度化画像データ500とを用いて、それらの相関度合いを示す相関値を算出する。さらに、位置ずれ検出回路7は、この相関値に基づいて、走査位置座標300を補正するための位置補正量を算出する。位置ずれ検出回路7は、この位置補正量に従って走査位置座標300を補正し、補正位置座標710として写像回路5に出力する。写像回路5は、補正位置座標710に従って、高密度化画像データ500中の各画素を画像メモリ6に写像するためのアドレスを生成し、これを画像メモリ6に格納する。尚、重なり走査領域CDGEの抽出については後述する。

【0048】図7は画像メモリの説明図である。画像メモリ6の各画素のビットは、走査確認情報を保持する書き込みフラグの記憶ビット(ビット7)と、画像データの記憶ビット(ビット0~6)とにより構成されている。ここで、画像データの記憶ビット数は特定されるものではなく、必要な階調数に応じて設計することができる。本実例では128階調の画像を扱うものとし、0から127の値を有する濃淡データを格納するために、1画素当たり7ビットが画像メモリ6に確保される。ビット7の書き込みフラグは、画像データが画像メモリ6に書き込まれていない場合(すなわち、未格納状態の場合)に「0」であり、画像データがすでに書き込まれている場合(すなわち、格納状態の場合)には「1」となる。このように画像データを格納するメモリと走査確認情報を格納するメモリとを共用すれば、アドレスの生成及びメモリ制御部を簡素化することができ、さらには、同時にアクセスすることも可能となるので、アクセス速度の高速化が図られる。尚、画像データを格納するメモリと走査確認情報を格納するメモリを個別に構成することもでき、また、走査確認情報を画素単位ではなく、ブロック単位で格納するようにしてもよい。画像データの格納位置を特定できる走査確認情報を記憶させることができればよい。

【0049】次に、位置ずれ検出回路7について、その

動作を説明する。図5は位置ずれ検出回路を示すブロック図である。ラインイメージセンサ1の読み取り走査が開始される前に、画像メモリ6の全てのデータ、補正量算出回路73の位置補正量703及び画像相関回路72内の相関テーブルは、「0」に初期化される。この初期化の後、ラインイメージセンサ1のラインの読み取り走査ごとに、走査位置座標300が位置補正回路74によって補正され、補正位置座標710として写像回路5に出力される。ラインイメージセンサ1の読み取り走査が開始された時点においては、位置補正量703は「0」であるため、走査位置座標300と補正位置座標710は同じ座標値になる。

【0050】写像回路5は、画素密度変換処理によって画像データ400を高密度化し、高密度化画像データ500を生成する。さらに、写像回路5は、入力される補正位置座標710を用いて、高密度化画像データ500の各画素データPnの画像メモリ6への格納アドレスADRnを算出する。写像回路5は、アドレスADRnに従って、バス600を経由して画像メモリ6のアドレスADRnに格納されている画素データPnを読み出し、この画素データPnをバス600を介して重なり領域検出回路71に出力する。尚、写像回路5の動作の詳細については後述する。

【0051】重なり領域検出回路71は、画素データPnの書き込みフラグ(ビット7)をチェックし、この画素データPnのアドレスADRnに画像データが格納済みかどうかを判定する。画素データPnの書き込みフラグ(ビット7)が1の場合には、ラインイメージセンサ1の読み取り走査によって画像データがすでにアドレスADRnに格納されていることを示しているので、画素データPnは重なり走査領域に含まれていると判定される。また、画素データPnの書き込みフラグ(ビット7)が0の場合には、画素データPnは新規走査領域に含まれていると判定される。重なり領域検出回路71は、判定信号701を画像相関回路72と写像回路5に送出する。ここで、判定信号701は、画素データPnが新規走査領域に含まれる場合に「0」、重なり走査領域に含まれる場合に「1」となる信号である。

【0052】画像相関回路72は、判定信号701が「1」の場合に画素データPnについての相関値算出処理を行い、判定信号701が「0」の場合には画素データPnについての相関値算出処理を行わない。写像回路5は、判定信号701が「0」の場合に高密度化画素データPnを画像メモリ6に格納し、判定信号701が「1」の場合には高密度化画素データPnを画像メモリ6に格納しない。この1画素単位の一連の処理動作を、高密度化画像データ500の1ラインの全ての画素データについて行う。

【0053】1ライン分の高密度化画像データ500の上記処理が終了した時点で、画像相関回路72は、重な

り走査領域に含まれる画素についてのみ相関値計算処理を行うことによって作成した相関テーブルを用いて、走査位置座標300の位置ずれ方向を検出する。さらに、画像相間回路72は、位置ずれをキャンセルするためのオフセット値702を補正量算出回路73に出力する。1ライン全ての高密度化画素が新規走査領域に含まれる場合には、画像相間回路72の相関テーブルは初期値「0」のままである。この場合、オフセット値702は「0」(位置ずれ無し)となる。

【0054】補正量算出回路73は、オフセット値702を、内部に保持している補正量の累積値に加算し、位置補正量703として位置補正回路74に出力する。位置補正回路74は、次に処理する1ラインの画像データの走査位置座標300と位置補正量703を加算し、補正位置座標710として写像回路5にに出力する。以後、上述した一連の処理を順次ラインごとに繰り返し行う。

【0055】次に、写像回路5の動作について、図6、図7、図9を用いて説明する。図6は写像回路を示すブロック図、図7は画像メモリの説明図、図9は画素密度変換の説明図である。

【0056】図6に示すように、画素密度変換回路51は、画像データ400中の1画素データにつき3つの補間画素を生成し、2倍に高密度化された高密度化画像データ500を出力する。

【0057】まず、補間画素の生成方法について、図9を用いて説明する。図9中、 $P_{i,j}$ は、画像データ400における $i$ ライン目の画像データの $j$ 番目の画素データ。

$$\begin{aligned} X_{P_{i,j}} &= X_{s_i} + j \cdot (X_{e_i} - X_{s_i}) / (Nd - 1) \\ Y_{P_{i,j}} &= Y_{s_i} + j \cdot (Y_{e_i} - Y_{s_i}) / (Nd - 1) \end{aligned}$$

【0061】画素データ $P_{i,j}$ に対応する3つの補間画素データ $Q_{i,j}$ 、 $R_{i,j}$ 及び $S_{i,j}$ の座標( $X_{Q_{i,j}}$ 、 $Y_{Q_{i,j}}$ )、( $X_{R_{i,j}}$ 、 $Y_{R_{i,j}}$ )及び( $X_{S_{i,j}}$ 、 $Y_{S_{i,j}}$ )は、下記(数5)を用いて算出される。

$$\begin{aligned} X_{Q_{i,j}} &= (X_{P_{i,j}} + X_{P_{i,j+1}}) / 2 \\ Y_{Q_{i,j}} &= (Y_{P_{i,j}} + Y_{P_{i,j+1}}) / 2 \end{aligned}$$

$$\begin{aligned} X_{R_{i,j}} &= (X_{P_{i,j}} + X_{P_{i-1,j}}) / 2 \\ Y_{R_{i,j}} &= (Y_{P_{i,j}} + Y_{P_{i-1,j}}) / 2 \end{aligned}$$

$$\begin{aligned} X_{S_{i,j}} &= (X_{P_{i,j}} + X_{P_{i,j+1}} \\ &\quad + X_{P_{i-1,j}} + X_{P_{i-1,j+1}}) / 4 \\ Y_{S_{i,j}} &= (Y_{P_{i,j}} + Y_{P_{i,j+1}} \\ &\quad + Y_{P_{i-1,j}} + Y_{P_{i-1,j+1}}) / 4 \end{aligned}$$

【0063】座標値算出回路52は、上記(数4)及び(数5)に示す演算処理を行うことにより、高密度化画像データ500中の各画素の座標値520を算出する。

タを示す。黒ドットは各画素データの座標点である。図9(a)は画像データ400中の隣接する4つの画素を示している。図9(b)において、 $Q_{i,j}$ 、 $R_{i,j}$ 及び $S_{i,j}$ は、画像データ400中の画素データ $P_{i,j}$ に対する補間画素データである。各補間画素データ $Q_{i,j}$ 、 $R_{i,j}$ 、 $S_{i,j}$ は、上記(数1)によって算出される。

【0058】次に、座標値算出回路52について説明する。図6に示すように、座標値算出回路52には、ラインイメージセンサ1の両端画素の補正後の座標値である補正位置座標710が入力される。座標値算出回路52は、入力された補正位置座標710を用いて高密度化画像データ500の各画素の座標値520を計算する。図7に示すようにラインイメージセンサ1の両端画素 $P_{s_i}$ 、 $P_{e_i}$ の座標(補正位置座標710)がそれぞれ( $X_{s_i}$ 、 $Y_{s_i}$ )、( $X_{e_i}$ 、 $Y_{e_i}$ )である場合の、座標値算出回路52の動作について説明する。サフィックス $i$ は、画像データ400の $i$ ライン目の補正位置座標であることを示す。ここで、ラインイメージセンサ1の読み取り画素密度を8画素/mm、画像メモリ6に格納する画像の画素密度を8画素/mmとする。 $X_{s_i}$ 、 $Y_{s_i}$ 、 $X_{e_i}$ 及び $Y_{e_i}$ は、1/8mmを単位とする実数値である。

【0059】ラインイメージセンサ1の1ラインの読み取り画素数を $N_d$ 、1ライン中の画素番号を $j$ とした場合、画素データ $P_{i,j}$ の座標( $X_{P_{i,j}}$ 、 $Y_{P_{i,j}}$ )は、下記(数4)を用いて算出される。

【0060】

【数4】

$Y_{S_{i,j}}$ は、下記(数5)を用いて算出される。

【0062】

【数5】

整数化回路53は、実数値である座標値520を整数化し、整数化座標値530を出力する。実数の座標値520を $(X_{real}, Y_{real})$ 、整数化座標値530を $(X$

$X_{int}$ ,  $Y_{int}$ )とすれば、整数化座標値は、下記(数6)を用いて算出される。

【0064】

【数6】

$$\begin{aligned} X_{int} &= [X_{real}] \\ Y_{int} &= [Y_{real}] \end{aligned}$$

【0065】(数6)において、[ ]は、小数点以下を四捨五入する演算を示す。0.5を加算した後に小数部切り捨て処理を行うことは、四捨五入することと等価である。

【0066】アドレス生成回路54は、整数化回路53から出力された整数化座標値530を画像メモリ6のアドレス540に変換する。図10に、画像メモリのアドレス配置を示す。画像メモリ6は、X方向にM画素、Y方向にN画素のページメモリである。画像メモリ6の左上の画素のアドレスは0、右上の画素のアドレスは(M-1)、右下の画素のアドレスは(MN-1)である。整数化座標値530を( $X_{int}$ ,  $Y_{int}$ )とすれば、画像メモリ6のアドレスADRは、下記(数7)によって算出される。

【0067】

【数7】

$$ADR = X_{int} + M \cdot Y_{int}$$

【0068】誤差算出回路55には、実数の座標値520と整数化座標値530が入力され、実数の座標値520が整数化されたために生じる座標誤差550を比較回路56に送出する。X方向の座標誤差をE<sub>x</sub>、Y方向の座標誤差をE<sub>y</sub>とすれば、座標誤差(E<sub>x</sub>, E<sub>y</sub>)は、下記(数8)によって算出される。

【0069】

【数8】

$$\begin{aligned} E_x &= |X_{real} - X_{int}| \\ E_y &= |Y_{real} - Y_{int}| \end{aligned}$$

【0070】ここで、| |は絶対値をとる演算を示す。以後、| |を、絶対値をとる演算子として用いる。E<sub>x</sub>及びE<sub>y</sub>は、0~0.5の値をとる。比較回路56は、座標誤差E<sub>x</sub>, E<sub>y</sub>と予め決められた所定の値とを比較する。比較回路56は、座標誤差E<sub>x</sub>及びE<sub>y</sub>が共に前記所定の値よりも小さい場合に「1」となる信号560をアクセス回路57に出力する。

【0071】アクセス回路57は、バス600を介して画像メモリ6(図5)をアクセスする。画像メモリ6のアドレスは、アドレス生成回路54からアクセス回路57に出力されるアドレス540によって指定される。アクセス回路57による高密度化画像データ500の画像メモリ6への格納は、判定信号701が「0」でかつ信号560が「1」である場合にのみ行われる。すなわ

ち、高密度化画像データ500内の任意の画素の画像メモリ6への写像は、その画素が新規走査領域に含まれる画素でかつ座標誤差E<sub>x</sub>及びE<sub>y</sub>が共に前記所定の値よりも小さいという条件を満たす場合にのみ行われる。この条件を満たさない画素は、画像メモリ6へ写像されない。この画像メモリ6上の格納済み領域に新規な画像データを格納しないメモリ制御を行うことにより、累積位置誤差を含む走査位置が入力されても、手動で往復した一筆書き走査によって順次重ねて読み取る際に、累積位置誤差の小さい状態の画像データが優先して画像メモリ6に格納されるので、画像メモリ6上には常に走査位置誤差の小さい画像が格納される。この格納データを位置ずれ検出に用いれば、歪みの小さい接続合成画像が得られ、平面画像の品位が向上する。

【0072】図11は高密度化画像データの画像メモリへの写像動作の説明図である。図11(a)は、高密度化画像データ500を示す。図11(a)において、黒ドットは各画素P, Q, R, Sの座標値である。高密度化画像データ500の画素密度は、最小で16画素/mmである。図11(b)は、画像メモリ6の画素を示す。図11(b)において、黒ドットは画素Wの座標値である。距離Uは、写像回路5の比較回路56において用いられる所定の値を示している。画像メモリ6は、画素密度が8画素/mmの画像データを格納する。図11(c)は、高密度化画像データ500(図11(a))と画像メモリ6の画素(図11(b))を同一の座標系で重ねた場合の例である。図11(c)の場合、高密度化画像データ500の各画素P, Q, R, Sの各座標値は、領域Tの外側にあるため、画素P, Q, R, Sのいずれも画像メモリ6の画素Wには写像されない。すなわち、画像メモリ6の中に、原稿読み取り領域であるにも関わらず写像されない画素(写像抜け画素)が存在することになる。写像抜け画素は、領域Tを広げることによって無くすことができる。しかし、領域Tを広げると写像時の座標誤差が大きくなるので、画像メモリ6に写像された画像の歪みが大きくなる。画像の歪みの点からすると、領域Tは狭いほど良い。

【0073】写像抜け画素を無くすための距離Uの上限値U<sub>max</sub>は、画像メモリ6の画素ピッチを単位として下記(数9)によって表される。

【0074】

【数9】

$$\begin{aligned} U_{max} &= (\sqrt{2}/2)/2 \\ &\approx 0.35 \end{aligned}$$

【0075】本実施例の場合、画像メモリ6の画素密度は8画素/mmであるので、単位は1/8mmとなる。距離Uを0.35とすることにより、写像抜け画素を無くすことができる。ある程度の写像抜け画素の発生を許容して、画像ひずみを低減することに重点を置く場合に

は、距離Uは0.3～0.35の範囲に設定すればよい。距離Uを0.3以下になると、写像抜け画素が多発し、再現画像の画質が著しく低下する。

【0076】図5に示す位置ずれ検出回路7の動作説明に戻る。図8は相関テーブルの説明図である。画像相関回路72について、主に図8を用いて説明する。図8(a)は相関処理の対象となる相関位置の説明図、図8(b)は相関テーブルの説明図である。位置補正回路74に入力されるiライン目の走査位置座標300をP10(X1, Y1)、P20(X2, Y2)とし、位置補正量703を $\Delta X_{offset_i}$ 、 $\Delta Y_{offset_i}$ とする。位置補正回路74は、走査位置座標300及び位置補正量703を用い、下記(数10)によって補正位置座標710のP11(X3, Y3)、P21(X4, Y4)を算出する。

【0077】

【数10】

$$\begin{aligned} X_3 &= X_1 + \Delta X_{offset_i} \\ Y_3 &= Y_1 + \Delta Y_{offset_i} \\ X_4 &= X_2 + \Delta X_{offset_i} \\ Y_4 &= Y_2 + \Delta Y_{offset_i} \end{aligned}$$

【0078】画像相関回路72は、重なり領域検出回路71からの判定信号701が「1」の場合(すなわち、被処理画素が重なり走査領域に含まれている場合)にのみ、被処理画素について相関値を算出し、相関テーブルの更新を行う。被処理画素の座標に対応する画像メモリ6中の画素Pnを着目画素とする。相関値の算出は、被処理画素の座標を微小値だけ増減した座標に対応する画像メモリ6中の画素データと被処理画素の画素データとの差分値を算出することによって行われる。

【0079】着目画素Pnの座標を(Xn, Yn)、微小座標値を $\Delta h_x$ 、 $\Delta h_y$ とした場合、被処理画素の相関値算出の対象となる画素データPhの座標(Xh<sub>an</sub>, Yh<sub>an</sub>)は、下記(数11)によって算出される。

【0080】

【数11】

$$\begin{aligned} X_h &= [X_n + \Delta h_x \times m] \\ Y_h &= [Y_n + \Delta h_y \times n] \end{aligned}$$

【0081】ここで、m、nは、それぞれ-1、0、1の値をとる。また、[ ]は、小数点以下を四捨五入する演算を示す。図8(a)において、P12→P22は、m=1、n=1の場合の相関値を算出する1ラインの位置を示している。この相関値算出の対象座標に対応する相関テーブルの値をh(m, n)とすると、図8(b)に示す相関テーブルが作成される。

【0082】高密度化画像データ500の1ライン中の画素番号をj、データ値をDn<sub>j</sub>、画像メモリ6中の相

関値算出の対象となる画素データをDh<sub>an</sub>とすれば、各相関テーブルの値h(m, n)は、下記(数12)によって算出される。

【0083】

【数12】

$$h(m, n) = h_o(m, n) + |Dn_j - Dh_{an}|$$

【0084】ここで、h<sub>o</sub>(m, n)は、画素番号(j-1)までの相関値計算によって生成された相関値テーブルの値である。1ラインの相関値計算を開始する前に、相関テーブルの値は全て「0」に初期化される。

【0085】画像相関回路72は、上記の相関値計算を、高密度化画像データ500中の1ラインの全ての画素について行うことにより、相関テーブルを完成させる。また、相関値算出の対象座標は、上記(数10)によって算出される補正位置座標710である。

【0086】画像相関回路72は、1ラインの相関値の計算が終了した時点で、h(m, n)の最小値を保持する(m<sub>min</sub>, n<sub>min</sub>)を検索し、オフセット値702として補正量算出回路73に出力する。相関テーブル中に複数の最小値が存在し、その最小値に(m<sub>min</sub>, n<sub>min</sub>)=(0, 0)が含まれる場合には、(0, 0)の最小値が優先して用いられる。相関テーブル中の相関値h(m<sub>min</sub>, n<sub>min</sub>)が最も小さいということは、( $\Delta h_x \times m_{min}$ ,  $\Delta h_y \times n_{min}$ )の微小値を各画素の座標に加算して写像した場合に、画像メモリ6中の画像とこれから写像しようとするラインの画像とが最もよく一致することを示している。また、複数の最小値が存在し、その最小値に相関窓の中心が含まれる場合には、オフセット値702は「0」とする。例えば、3×3の相関窓を設定すれば、h(0, 0)が相関窓の中心となる。ここで、m, nは、それぞれ-1, 0, 1の値をとるものとする。

【0087】補正量算出回路73は、オフセット値702(m<sub>min</sub>, n<sub>min</sub>)を用いて下記(数13)に示す演算を行う。ここで、オフセット値702を、 $\Delta X = \Delta h_x \times m_{min}$ ,  $\Delta Y = \Delta h_y \times n_{min}$ とする。

【0088】

【数13】

$$\begin{aligned} \Delta X_{offset_i} &= \Delta X_{offset_{i-1}} + \Delta X \\ \Delta Y_{offset_i} &= \Delta Y_{offset_{i-1}} + \Delta Y \end{aligned}$$

【0089】上記(数13)において、サフィックスiは、高密度化画像データ500のiライン目の相関テーブル完成時における位置補正量703を表わす。位置補正回路74は、走査位置座標300に( $\Delta X_{offset_i}$ ,  $\Delta Y_{offset_i}$ )を加算することによって走査位置座標300の補正を行い、補正位置座標710として出力する。

【0090】以上のように、本実施例の画像処理装置の

構成によれば、入力した走査位置に位置誤差が含まれていても、重複して走査する重なり走査領域内の画像データと格納データとの画像情報から走査位置の位置ずれを検出して、位置ずれを補正することができる。そして、この補正した走査位置に基づいて画像データを画像メモリ6に格納することにより、走査位置の位置誤差によって生じる画像の接続ずれを防止し、画像メモリ6内で接続された平面画像の画像歪みを低減することができる。

【0091】尚、本実施例においては、相間対象画素位置を9箇所としているが、必ずしも9箇所に限定されるものではない。位置ずれ量が大きい場合には、相間対象画素位置をより多くして、相間範囲を広げてもよい。また、相間テーブルの作成をN(N>1)走査ライン間隔で行い、N(N>1)走査ライン間隔で位置ずれの補正を行ってもよい。例えば、N=8としてもよい。

【0092】<第2の実施例>次に、本発明の第2の実施例として、画像相間回路72(図5)で検出される位置ずれに対応したオフセット値702が大きい場合の処理について説明する。

【0093】画像相間回路72で検出される位置ずれに対応したオフセット値702が大きい場合、位置補正量703はオフセット値702が加算される位置で大きく変化し、その結果、補正位置座標710は補正される位置で大きく変化する。

【0094】補正位置座標710が大きく変化したときの画像メモリ6におけるデータの格納状態を、図15を用いて説明する。図15は画像メモリにおけるデータの格納状態を示す説明図である。図15では、(i-1)ライン目を画像相間検出を行うラインとし、iライン目を位置補正を行うラインとする。また、(i-1)ライン目の両端画素をPs<sub>i-1</sub>、Pe<sub>i-1</sub>、iライン目の両端画素をPs<sub>i</sub>、Pe<sub>i</sub>として記載している。

【0095】図15に示すように、補正される量が大きく変化する位置における補正位置座標710に従って、画像回路5が画像メモリ6に画像データを格納すると、(i-1)ライン目とiライン目のライン間にはデータが格納されない領域(位置補正による写像抜け領域)が発生する。

【0096】このデータが格納されない領域の発生を抑える方法について、図12、図13、図14を用いて説明する。図12は分割制御回路を含む位置ずれ検出回路のブロック図、図13は分割制御回路のタイミングチャート図、図14は位置補正量と分割位置補正量との違いを説明するための図である。

【0097】図12において、図5の位置ずれ検出回路7のブロック図と異なる点は、画像相間回路72のオフセット値702が補正量算出回路73に直接入力されていない点である。オフセット値702は、分割制御回路75によってデータが格納されない領域(位置補正による写像抜け領域)の発生を抑える分割オフセット値70

4に変換された後、補正量算出回路73に入力される。【0098】位置補正による写像抜け領域の発生を抑えるために、レジスタ754にはオフセット値702を分割するパラメータNBが保持されている。オフセット値702は、レジスタ754に保持されている分割パラメータNBによって除算器751で除算され、スイッチ752はスイッチ制御753の制御出力によって除算器751の出力をON/OFFする。「ON」の場合は、除算器751から分割オフセット値704が出力され、「OFF」の場合には、分割オフセット値704は出力されない(オフセット値無し)。分割パラメータNBが2<sup>n</sup>であれば、除算器751はnビットシフトで構成することができる。尚、分割パラメータNBは特定されるものではなく、オフセット値702のとり得る最大値に応じて任意に設定することができる。

【0099】図13を用いて、分割制御回路75の動作をタイミングチャートに従って説明する。ここでは、分割パラメータNBを4として説明する。また、画像相間を最初に行うライン位置をi番目とし、8走査ライン間隔で画像相間検出を行うものとする。図13においては、iライン目を0(ライン位置)、(i+8)ライン目を8(ライン位置)というように、数のみが記載されている。

【0100】画像回路5は、ラインセンサ1が読み取った1ラインの画像信号をすべて写像した時点で、1ラインのライン同期信号をバス600を経由して分割制御回路75、画像相間回路72に出力する。

【0101】画像相間回路72は、走査が開始される最初のライン位置を初期化ライン位置(i=0のライン位置)とし、初期化ライン位置からライン同期信号をカウントする。そして、カウント数iを8で割った余りが0の場合に、画像相間検出を行い(i=0の初期化ライン位置は除く)、次のライン位置の読み取りが開始される前に、オフセット値702をライン同期信号に同期して更新する。画像相間検出が終了すると、画像相間回路72は、相間終了信号をバス600を経由して分割制御回路75のスイッチ制御753に出力する。スイッチ制御753は、画像相間回路72の相間終了信号を受信した次のライン位置を、カウント値で1とし、次のライン位置からライン同期信号のカウントを開始する。レジスタ754に保持されている分割パラメータNBに対応して、スイッチ制御753は、「1≤カウント値≤4」の場合にスイッチ752をONにし、「カウント値>4」の場合にスイッチ752をOFFにする。

【0102】補正量算出回路73は、分割した分割オフセット値704を入力し、1ライン前の位置補正量705を格納したレジスタ731の累積値と分割オフセット値704を加算器732で加算し、分割制御された位置補正量(以下「分割位置補正量」という。)705として位置補正回路74に出力する。

【0103】次に、補正量算出回路73において、オフセット値702を入力して生成する位置補正量703（分割制御なし、図5）と、分割オフセット値704を入力して生成する分割位置補正量705（分割制御あり）との違いについて、図14を用いて説明する。

【0104】図13と同様に、画像相間を最初に行うライン位置をi番目とし、8走査ライン間隔で画像相間検出を行うものとする。図14においては、iライン目を0（ライン位置）、(i+8)ライン目を8（ライン位置）というように、数のみが記載されている。また、位置ずれのキャンセルを行うオフセット値702は、X方向、Y方向ともに同じ処理であるため、X方向の一方だけが記載されている。また、i番目のライン位置では、補正量算出回路73のレジスタ731の累積値は「0」、分割制御回路75のレジスタ754の分割数は4として説明する。尚、 $3 \times 3$ の相間窓を設定した場合には、このように分割数は4で十分であり、 $5 \times 5$ の相間窓を設定した場合には、分割数は8で十分である。本発明の特許請求の範囲の請求項3に記載した「可変制御量」とは、分割オフセット値704のことである。

【0105】図14において、iライン目と(i+8)ライン目で画像相間検出を行うことから、画像相間回路72からのオフセット値702は、(i+1)ライン目（オフセット値= $\Delta h \times m$ ）と(i+9)ライン目（オフセット値=- $\Delta h \times m$ ）で出力される。

【0106】分割制御を行わない場合（図5）、補正量算出回路73は、オフセット値702を入力し、次の(i+1)ライン目において、レジスタ731の累積値（累積値=0）とオフセット値の $\Delta h \times m$ を加算した位置補正量703を得る。また同様に、補正量算出回路73は、(i+9)ライン目において、レジスタ731の累積値（累積値= $\Delta h \times m$ ）とオフセット値の- $\Delta h \times m$ を加算した位置補正量703を得る。

【0107】分割制御を行う場合、補正量算出回路73は、分割オフセット値704を入力し、次の(i+1)ライン目において、レジスタ731の累積値（累積値=0）とオフセット値の $\Delta h \times (m/4)$ を加算した分割位置補正量705を得る。また、補正量算出回路73は、(i+2)ライン目において、レジスタ731の累積値（累積値= $\Delta h \times (m/4)$ ）とオフセット値の $\Delta h \times (m/4)$ を加算した分割位置補正量705を得る。以降、(i+4)ライン目まで、順次 $\Delta h \times (m/4)$ だけ増加する分割位置補正量705を得る。

(i+4)ライン目から(i+8)ライン目までは、分割オフセット値704が0となるために変化しない。また、補正量算出回路73は、(i+9)ライン目において、レジスタ731の累積値（累積値= $\Delta h \times m$ ）とオフセット値の- $\Delta h \times (m/4)$ を加算した分割位置補正量705を得る。以降、(i+9)ライン目から(i+12)ライン目まで、順次- $\Delta h \times (m/4)$

だけ減少する分割位置補正量705を得る。(i+1)ライン目からは、分割オフセット値704が0となるために変化しない。

【0108】分割制御を行わない場合、大きなオフセット値702が検出されると、そのまま画像相間検出を行う(i-1)ライン目と次のiライン目で、位置補正量703が大きく増加又は減少する。このため、図15に示すように、(i-1)ライン目とiライン目のライン間には、データが格納されない領域（補正による写像抜け領域）が発生する。

【0109】一方、分割制御を行う場合には、大きなオフセット値702が検出されても、分割制御回路75がオフセット値702をラインごとに分割するので、画像相間検出を行う(i-1)ライン目と次のiライン目で、分割位置補正量705は徐々に増加又は減少する。このため、図16に示すように、(i-1)ライン目と「分割制御なし」の場合のiライン目との間に、分割制御によって設定されるhiライン目が設定され、(i-1)ライン目とiライン目のライン間におけるデータが格納されない領域（補正による写像抜け領域）の発生が抑えられる。ここで、hiライン目は両端画素をP<sub>sh</sub>、P<sub>eh</sub>として記載されている。

【0110】また、相間対象範囲を広げた場合には、大きなオフセット値によって走査位置が補正されることとなるので、データが格納されない領域（補正による写像抜け領域）が多発する。この場合、分割制御を行うことにより、画像メモリ6にデータが格納されない領域（補正による写像抜け領域）の発生が抑えられ、画像相間検出を行う場合の位置ずれ検出精度が向上する。その結果、画像メモリ6上に再現される画像品位が向上する。

【0111】また、入力画像データを高密度化することにより画素数を増大させた上で、写像時の座標誤差の少ない画素のみを画像メモリへ写像し、かつ、分割制御を行うことにより、画像メモリ6中の写像されない画素が大幅に減少する。さらに、写像時の座標変換誤差に起因する読み取り再現画像の歪みが大幅に低減する。加えて、ラインイメージセンサ1の画素数を増やしたり、最大手動走査速度を小さくする必要ないので、画像メモリ6上における画像品位がさらに向上する。

【0112】以上のように、本実施例の画像処理装置の構成によれば、位置ずれを補正する補正值を所定の割合で可変制御し、段階的に可変された補正值に基づいて走査位置を補正し、補正された走査位置のデータに基づいて画像データを画像メモリ6に格納することができるので、走査位置の補正によって生じる画像メモリ6内の画像データが格納されない領域の発生が抑制される。また、走査位置が急激に補正されないことから、画像データと格納データとの画像情報から位置ずれを検出する場合の相間値の検出範囲を小さくすることができるるので、回路の小型化が図られる。さらには、画像メモリ6内の

画像データが格納されない領域の発生（写像抜け）が防止されることから、重複した走査領域内の画像データと格納データとの画像情報から位置ずれを検出する際の相関値の誤差を小さくすることができるるので、位置ずれ検出の精度が向上する。その結果、画像メモリ6内で再現される画像品位が向上する。また、本発明の画像処理装置をハードウェア構成すれば、1ラインごとに順次処理することができるので、回路の小型化が図られ、さらにリアルタイムで処理することが可能となる。

【0113】尚、本実施例においては、入力画像データ400を高密度化した高密度化画像データ500を用い、画素数を増大させた上で、写像時の座標誤差の少ない画素のみを画像メモリ6へ写像しているが、高密度化しない画像データ400を用いてもよい。この場合には、分割制御を行うことにより、写像されない領域の発生が抑えられる。また、写像時の座標誤差の判定を0.5にする場合（すなわち、写像時の座標誤差を四捨五入する場合）、入力画像データ400（ $P_{i,j}$ ）と高密度化画像データ500のうち、走査ライン間に生成される $R_{i,j}$ を常時格納するようにして（図9参照）、画像メモリ6へ写像してもよい。これにより、走査ラインに許容以上の間隔が生じた場合にも、画像データが格納されない領域（写像抜け領域）の発生が抑えられる。

【0114】<第3の実施例>以上、第1及び第2の実施例においては、走査位置のX方向、Y方向に対する位置ずれ検出について説明したが、本実施例においては、走査位置の回転方向に対する位置ずれ検出をさらに追加した場合について、図16、図17、図18を用いて説明する。

【0115】図3に示す構成において、位置誤差が生じる要因として、車輪31、32の原稿上の滑り、車輪31の径と車輪32の径の精度誤差、車輪31、32間の距離Dの精度誤差、車輪31、32の原稿への沈み込み、手動走査によって回転する際に回転中心が車輪31、32間の幅に影響されること、などを挙げることができる。従って、回転方向に対する位置誤差を補正の対象に加えることにより、位置ずれを精度良く補正することができます。

【0116】図16に示す画像読み取り部Bは、第1の実施例と同様のものである。図16において、第1の実施例と異なる点は、回転方向に対する位置ずれ検出を行うために座標回転変換回路8が追加されている点と、位置ずれ検出の精度を向上させるために遅延回路9が追加されている点である。尚、この遅延回路9は、第1及び第2の実施例においても、位置ずれの補正精度を向上させる効果を有する。この効果については後述する。

【0117】図16に示す画像処理装置は、ライン単位で得られる走査位置座標300と、走査位置に対応する画像データ400とを画像読み取り部Bから順次入力する。ラインイメージセンサ1のアナログ出力はアンプ1

02で増幅され、A/D変換器103でデジタル画像データに変換される。デジタル画像データは、画像バッファ4に一時記憶される。画像バッファ4は、走査位置座標300と同期して対応する画像データ400を出力する。

【0118】補正量算出回路73は、画像相関回路72から出力されるオフセット値702を累積して保持する。位置補正回路74は、位置誤差を累積して保持している補正量算出回路73から出力される位置補正量703によって走査位置座標300の位置ずれを補正し、補正走査位置座標710として出力する。

【0119】遅延回路9は、走査ライン単位で、補正走査位置座標710と補正走査位置座標710に対応する走査ラインの画像データ400とを遅延させる。画像回路5は、遅延された補正走査位置座標710の座標データ92から、1走査ラインの各画素データ61（Pn）のメモリアドレス62（ADRn）を生成し、画像メモリ6の平面画像データの格納領域（メモリ65）に、遅延された画像データ91のうち写像対象となる画素データ61（Pn）を格納する。

【0120】ここで、第1の実施例と同様に、画像メモリ6を図7に示すような構成にすると、画像データの走査確認情報を保持する書き込みフラグの記憶ビット（ビット7）がメモリ66に相当し、画像データの記憶ビット（ビット0~6）がメモリ65に相当する。従って、重なり領域検出回路71は、メモリ66のメモリアドレス62（ADRn）に格納されている走査確認情報をから、重複して走査する重なり領域を判定し、重なり走査領域の判定信号701を出力する。

【0121】判定信号701は、画素Pnの書き込みフラグ（ビット7）をチェックし、この画素データ61（Pn）のアドレス62（ADRn）に画像データが格納済みかどうかを判定する。画素データ61（Pn）のビット7が1の場合には、ラインイメージセンサ1の読み取り走査によって画像データがすでにメモリアドレス62（ADRn）に格納されていることを示しているので、画素データ61（Pn）は重なり走査領域に含まれると判定される。また、画素データ61（Pn）のビット7が0の場合には、画素データ61（Pn）は新規走査領域に含まれると判定される。重なり領域検出回路71は、判定信号701を画像相関回路72と画像回路5に出力する。ここで、判定信号701は、画素データ61（Pn）が新規走査領域に含まれる場合に「0」となり、重なり走査領域に含まれる場合に「1」となる信号である。

【0122】画像回路5は、判定信号701が「0」の場合に、画素データ61（Pn）をメモリ65に格納する。また、画像回路5は、判定信号701が「1」の場合には画素データ61（Pn）をメモリ65に格納しない。この1画素単位の一連の処理動作を、1走査ライン

の画像データ91の全画素について行う。

【0123】座標回転変換回路8は、補正走査位置座標710〔Ps-Pe〕に対して微小角△φを振った傾き方向の相関座標800を、画像相関回路72に1走査ライン単位で出力する。

【0124】画像相関回路72は、相関座標800の座標データから、1走査ラインの各相関検出の対象画素Pnの相関検出アドレス63を生成し、画像メモリ6の平面画像データの格納領域（メモリ65）から格納済みデータ64を読み出し、同時に、格納済みデータ64に対応する走査確認情報をメモリ66から読み出し、重なり領域検出回路71に出力する。

【0125】重なり領域検出回路71は、メモリ66の走査確認情報から、重複して走査する重なり領域を判定し、重なり走査領域の判定信号701を出力する。画像相関回路72は、判定信号701が「1」の場合に画素Pnについての相関値算出処理を行い、判定信号701が「0」の場合には画素Pnについての相関値算出処理を行わない。

【0126】図17に示すように、画像相関回路72において、走査位置座標300〔Ps-Pe〕に対して微小角△φを振った傾き方向の相関座標〔Ps-Pe（±△φ）〕又は相関座標〔Ps（±△φ）-Pe〕の相関検出処理を加えて行うことにより、回転方向の位置ずれが検出され、さらに精度の高い位置ずれ補正が実現される。この場合、上記第1の実施例の相関テーブル値h(m, n)と組み合わせれば、相関テーブル値はh(1, m, n)となる。ここで、1は、-1, 0, 1の値をとるものとする。角度方向（回転方向）に3通り、位置方向（X, Y方向）に9通りの計27通りの相関テーブルが作成される。相関テーブルの最小値がh(1, m, n)の場合、角度の補正量△φoffset<sub>i</sub>は1・△φという計算を行うことによって生成される。ここで、△φは、例えば0, 2度である。尚、1, m, nの値は特定されるものではなく、要求される位置ずれの補正精度によって設定される値である。1, m, nの値を大きくすれば、相関を行う領域が広くなり、補正精度が向上する。

【0127】図16に示すように、位置ずれの回転方向を検出するために、補正走査位置座標710の座標を座標上で座標回転変換回路8により回転変換し、走査位置座標300〔Ps-Pe〕に対して微小角△φを振った傾き方向の相関座標800〔Ps-Pe（±△φ）〕又は相関座標800〔Ps（±△φ）-Pe〕を出力する。

【0128】画像相関回路72は、回転変換によって微小角△φを振った傾き方向のそれぞれの相関座標800に従って、上記（数10）～（数12）の演算を繰り返すことにより、27通りの相関テーブル67を作成す

る。ここで、l, m, nは、それぞれ-1, 0, 1の値をとるものとする。

【0129】この相関テーブル67から、位置ずれを補正するオフセット値702が検出される。画像相関回路72は、1走査ラインの各角度に対して相関値の計算が終了した時点で、h(l, m, n)の最小値を保持する(l<sub>ain</sub>, m<sub>ain</sub>, n<sub>ain</sub>)を検索し、オフセット値702として補正量算出回路73に出力する。相関テーブル67中に複数の最小値が存在し、その最小値に(l<sub>ain</sub>, m<sub>ain</sub>, n<sub>ain</sub>)=(0, 0, 0)が含まれる場合には、(0, 0, 0)の最小値が優先して用いられる。相関テーブル67中の相関値h(l<sub>ain</sub>, m<sub>ain</sub>, n<sub>ain</sub>)が最も小さいということは、(△φ×l<sub>ain</sub>, △hx×m<sub>ain</sub>, △hy×n<sub>ain</sub>)の値を各画素の座標に加算して写像した場合に、画像メモリ6中の格納データとこれから写像しようとするラインの画像データとの画像情報が最もよく一致することを示している。また、複数の最小値が存在し、その最小値に相関窓の中心が含まれる場合には、オフセット値702のX方向、Y方向は0とする。例えば、3×3の相関窓を設定すれば、h(1, 0, 0)が相関窓の中心となる。

【0130】補正量算出回路73は、オフセット値702(l<sub>ain</sub>, m<sub>ain</sub>, n<sub>ain</sub>)を用いて下記（数14）に示す演算を行う。ここで、オフセット値702を、△X=△hx×m<sub>ain</sub>、△Y=hy×n<sub>ain</sub>、△Ψ=△φ×l<sub>ain</sub>とする。

【0131】

【数14】

$$\begin{aligned}\Delta X_{\text{offset}_i} &= \Delta X_{\text{offset}_{i-1}} + \Delta X \\ \Delta Y_{\text{offset}_i} &= \Delta Y_{\text{offset}_{i-1}} + \Delta Y \\ \Delta \phi_{\text{offset}_i} &= \Delta \phi_{\text{offset}_{i-1}} + \Delta \Psi\end{aligned}$$

【0132】上記（数14）において、サフィックスiは、画像データ400のiライン目の相関テーブル完成時における位置補正量703を表す。位置補正回路74は、走査位置座標300に(△Xoffset<sub>i</sub>, △Yoffset<sub>i</sub>, △φoffset<sub>i</sub>)を加算することにより、走査位置座標300の補正を行い、補正走査位置座標710として出力する。

【0133】位置補正回路74に入力されるiライン目の走査位置座標300をPs(X<sub>s</sub>, Y<sub>s</sub>)、Pe(X<sub>e</sub>, Y<sub>e</sub>)とし、位置補正量703を△Xoffset<sub>i</sub>、△Yoffset<sub>i</sub>、△φoffset<sub>i</sub>とする。位置補正回路74は、走査位置座標300を用い、下記（数15）によつて補正走査位置座標710のPsh(X<sub>sh</sub>, Y<sub>sh</sub>)、Peh(X<sub>eh</sub>, Y<sub>eh</sub>)を算出する。

【0134】

【数15】

```

Xsh=Xs+△Xoffset;
Ysh=Ys+△Yoffset;
Xeh=Xs+△Xoffset;
+ (Nd-1) * sin (θ+△φoffset);
Yeh=Ys+△Yoffset;
+ (Nd-1) * cos (θ+△φoffset);
θ = arcsin [(Xe-Xs) / (Nd-1)]

```

【0135】ここで、座標上の回転中心を常に座標Psとする。また、arcsin[ ]は、アークサインの演算を行う関数である。また、Ndは、ラインイメージセンサ1の1ラインの読み取り画素数である。尚、座標上の回転中心を座標Peとしてもよい。また、座標上の回転中心を座標Psとする回転変換と、座標上の回転中心を座標Peとする回転変換との両方を行ってもよい。両方を行うことにより、両車輪31、32に対応した位置ずれを検出することができる。

【0136】次に、遅延回路9によって位置ずれの補正精度を向上させる方法について、図14、図16、図18を用いて説明する。図18は図16に示す遅延回路の動作説明図である。

【0137】図14に示す分割位置補正量（分割制御あり）705は、位置補正量（分割制御なし）703と異なり、オフセット値702に相当する補正値が段階的に変化するため、画像相関の検出位置から可変制御される間の走査ライン数に相当する走査領域において必要な補正量が不足してしまう。そして、このように補正量が不足すると、位置誤差をキャンセルするための補正値が不足するため、位置ずれ検出位置で接続ずれが残ってしまう。

【0138】このような補正量が不足する状態を回避するために、遅延回路9において、補正走査位置座標710と画像データ400を、分割位置補正量705が可変制御される間の走査ライン数に相当する分だけ遅延させ、写像回路5において、写像位置と画像相関回路72で検出される位置ずれの検出位置とを異ならせる。

【0139】図14においては、位置ずれの検出位置と、分割位置補正量705が位置補正量703と同じになる位置とが4ラインずれているので、遅延回路9は補正走査位置座標710と画像データ400を4ライン分だけ遅延させる。この遅延によって、写像回路5における写像位置では、位置補正量703と同じ分割位置補正量705が得られる。これにより、位置誤差をキャンセルするための補正値が確保され、位置ずれの補正精度がさらに向上する。

【0140】また、図18に示すように、ラインイメージセンサ1の読み取り領域には、手動走査される位置において、領域a、領域b、領域aと領域bとの混在という3つの状態が発生する。新規走査領域では常に領域b

の状態であり、重なり走査領域と新規走査領域とが混在する領域では領域aと領域bとが混在し、重なり走査領域だけでは領域aのみとなる。

【0141】ここで、領域aでは、位置ずれ検出を行う場合の相関検出ウインド内の位置で、メモリ65（図16）の平面画像データの格納状態は状態1となる。この状態1においては、着目画素位置の周辺にすべて格納データが存在することから、位置ずれ検出を行うための相関値を検出することができる。

【0142】一方、領域bでは、位置ずれ検出を行う場合の相関検出ウインド内の位置で、メモリ65の平面画像データの格納状態は状態2となる。この状態2においては、着目画素位置の周辺に格納データが存在する位置と存在しない位置とが混在している。このため、この相関検出ウインド内で位置ずれ検出を行った場合には、相関値に偏りが発生してしまう。なぜなら、格納データが存在する位置では、平面画像データと格納データの画像情報から相関値を生成することができるが、格納データが存在しない位置では、格納データがないために、初期化されているデータと平面画像データとから相関値を生成することとなるからである。この異なるデータに基づいて生成された相関値から位置ずれを検出すると、検出誤差が生じてしまう。

【0143】検出誤差をなくすために、メモリ66の走査確認情報を用いる。走査確認情報によって相関検出ウインド内の位置で1箇所でも未格納画素があると判定された場合（すなわち、状態2である場合）には、相関値を生成しない。未格納画素があるかどうかの判定は、重なり領域検出回路71で検出される判定信号701を用いて行われる。これにより、相関値の偏りをなくすことができる、位置ずれ検出の精度が向上する。

【0144】図16に示す遅延回路9を用いて、写像位置と位置ずれの検出位置とを異ならせ、位置ずれの検出位置をラインイメージセンサ1の移動方向に対して先行させることにより、リアルタイム処理で位置ずれの補正精度を向上させることができる。

【0145】ところで、リアルタイム処理においては、写像処理と位置ずれ検出とを平行して行った場合に、着目画素周辺に写像して格納される画素が頻繁に発生するので、相関値が新規写像画素の影響を受ける。また、手動走査時の手ぶれなどによって検出位置が前後す

ると、さらに新規写像画素の影響が大きくなり、位置ずれの検出精度が低下する。このため、写像位置と位置ずれの検出位置とを異ならせ、位置ずれの検出位置をラインイメージセンサ1の移動方向に対して先行させることにより、新規写像画素の影響を抑えて位置ずれの検出精度を向上させることができる。

【0146】以上のように、本実施例の画像処理装置の構成によれば、車輪の滑り、車輪間の径の精度誤差、車輪間の距離の精度誤差、車輪の原稿への沈み込みなどの要因によって起こる回転方向に対する位置ずれの補正を加えることにより、走査位置座標300の位置誤差が精度良く補正される。

【0147】さらに、遅延回路9によって補正走査位置座標710と画像データ400を遅延させ、写像位置と位置ずれの検出位置とを異ならせることにより、写像位置と位置誤差をキャンセルするための補正值が確保されるので、位置ずれの補正精度がさらに向上する。また、直前に写像したラインのデータが相間値に影響するのを防ぐことができるので、位置ずれの補正精度が向上する。

【0148】尚、上記第1～第3の実施例においては、入力画像データ及び走査位置座標を、ラインイメージセンサ1の両端位置に装備された2個の車輪31、32の回転に伴ってパルスを発生させる2つのエンコーダ2a、2bを用いるハンドスキャナから入力することをしているが、必ずしもこの構成に限定されるものではない。例えば、タブレット若しくは基準格子が印刷されたシートを補助装置として用い、ラインイメージセンサ1の両端位置を検出することによって走査位置座標と画像データを得るハンドスキャナから入力する構成としてもよい（例えば、米国特許第4,260,979号、米国特許第4,581,761号）。

【0149】また、上記第1～第3の実施例においては、ラインイメージセンサ1を用いたハンドスキャナから入力される画像信号を処理する画像処理装置を例に挙げて説明しているが、画像入力装置としては必ずしもハンドスキャナに限定されるものではない。例えば、エリアイメージセンサを用いた画像入力装置からの画像信号を処理するものであってもよい。

【0150】また、上記第1～第3の実施例と同様の処理を、パーソナルコンピュータ、MPU（マイクロプロセッサユニット）やDSP（デジタルシグナルプロセッサー）を用い、ソフトウェアによって実現してもよい。

【0151】また、図19(a)に示すように、本発明の画像処理装置は、読み取り範囲の限定された小型の入力装置1004によって画像を入力し、原稿1000上の部分画像を接続合成して大画面の平面画像を作成する。従って、本発明の画像処理装置を携帯型情報機器の本体1001に搭載すれば、小型の入力装置1004を有する携帯型情報機器であっても大きな原稿の画像入力

を行うことが可能となる。例えば、携帯FAX、携帯情報端末、携帯スキャナなどに最適である。尚、図19中、1002は表示装置であり、液晶パネル、CRTなどによって構成される。そして、入力装置1004によって読み取られた画像データは、内部の画像メモリ6に格納され、画像メモリ6上で接続合成された画像を表示する。また、図20に示すように、入力装置1004を小型化できることから、携帯端末の本体1001と一緒にして使用することもできる。また、図20に示す入力装置1004は、図22に示すように、携帯端末の本体1001から自由に着脱可能な構成としてもよい。入力装置1004には、標準的なI/F（インターフェース）仕様を満足するICカード1003が備えられており、本体1001のICカードスロット1007に挿入することにより、データの転送、制御が可能となる。さらに、入力装置1004にはロックピン1008a、1008bが設けられており、このロックピン1008a、1008bを本体1001のピン挿入穴1009a、1009bにそれぞれ差し込むことにより、入力装置1004が携帯端末の本体1001に固定される。ここで、入力装置1004には、図16に示したラインイメージセンサ1と車輪31、32が装着されている。これにより、タブレットなどの補助装置が不要となり、小型で、操作性に優れた入力装置が実現される。また、携帯端末の本体1001の代わりにパーソナルコンピュータを用いれば、小型で、操作性に優れ、しかも大画面の入力が可能な入力装置が実現される。

【0152】また、図19(e)に示すように、本発明の画像処理装置は、検出した走査位置座標の位置ずれを累積しながら補正を行うものであるため、累積位置誤差の大きい入力装置1004を用いても、位置ずれを補正して接続ずれのない画像を生成することができる。従って、上記第1～第3の実施例で用いたように、ラインイメージセンサ1の両端位置に装備された2個の車輪31、32の回転に伴ってパルスを発生させる2つのエンコーダ2a、2bを用いるハンドスキャナに搭載すれば、一層大きな効果が得られる。タブレット若しくは基準格子が印刷されたシートを補助装置として用いるハンドスキャナに比較して、高価な補助装置を必要としないので、小型で、携帯性、操作性などに優れた画像処理装置を実現することができる。さらには、厚い書籍を読み取ることもできる。ここで、入力装置1004は、例えば、図16に示す画像読み取り部Bを有するスキャナである。

【0153】

【発明の効果】以上説明したように、本発明に係る画像処理装置によれば、入力した走査位置に位置誤差が含まれていても、重複して走査する重なり走査領域内の画像データと格納データとの画像情報から走査位置の位置ずれを検出して、位置ずれを補正することができる。そし

て、この補正した走査位置に基づいて画像データを画像メモリに格納することにより、走査位置の位置誤差によって生じる画像の接続ずれを防止し、画像メモリ内で接続された平面画像の画像歪みを低減することができる。

【0154】また、前記本発明装置の構成において、補正值を所定の割合で可変する補正制御手段がさらに備わり、補正手段は、所定の割合で可変された前記補正值に基づいて走査位置を補正するという好ましい例によれば、位置ずれを補正する補正值を所定の割合で可変制御し、補正された走査位置に基づいて画像データを画像メモリに格納することができるので、走査位置の補正によって生じる画像メモリ内の画像データが格納されない領域の発生が抑制される。また、走査位置が急激に補正されないことから、画像データと格納データとの画像情報から位置ずれを検出する場合の相関値の検出範囲を小さくすることができるので、回路の小型化が図られる。さらには、画像メモリ内の画像データが格納されない領域の発生（写像抜け）が防止されることから、重複した走査領域内の画像データと格納データとの画像情報から位置ずれを検出する際の相関値の誤差を小さくすることができるので、位置ずれ検出の精度が向上する。

【0155】また、前記本発明装置の構成において、走査位置を、所定の座標を中心として複数の所定の角度で回転させる座標回転変換手段がさらに備わり、位置ずれ検出手段は、複数の所定の角度に対応する走査位置の座標に基づいて、それぞれ画像データ中の各画素の原稿上における座標値を算出し、前記座標値に対応する画像メモリの格納アドレスを着目画素位置とし、前記着目画素位置を含むその周辺画素位置に対して、それぞれ前記画像データと前記画像メモリに格納されている格納データとの相関値を検出する画像相関手段と、前記所定の角度に対し、それぞれ得られる複数の前記相関値から予め設定される所定の角度補正量と所定の位置補正量を含む補正值を生成する補正量算出手段とを備えるという好ましい例によれば、座標回転手段によって回転変換された走査位置座標に基づいて位置ずれを検出することができるので、イメージセンサの回転方向の位置ずれを検出することができる。その結果、画像メモリ内に接続された平面画像の画像品位が向上する。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施例における画像処理装置及び原稿画像を読み取り走査する画像読み取り部を示すブロック図である。

【図2】本発明の第1の実施例における位置検出回路の動作説明図である。

【図3】本発明の第1の実施例におけるラインイメージセンサの両端部読み取り画素の座標算出を示す説明図である。

【図4】本発明の第1の実施例におけるラインイメージセンサの走査領域の説明図である。

【図5】本発明の第1の実施例における位置ずれ検出回路を示すブロック図である。

【図6】本発明の第1の実施例における写像回路を示すブロック図である。

【図7】本発明の第1の実施例における画像メモリの説明図である。

【図8】本発明の第1の実施例における相間テーブルの説明図である。

【図9】本発明の第1の実施例における画素密度変換の説明図である。

【図10】本発明の第1の実施例における画像メモリのアドレス配置図である。

【図11】本発明の第1の実施例における高密度化画像データの画像メモリへの写像動作の説明図である。

【図12】本発明の第2の実施例における分割制御回路を含む位置ずれ検出回路のブロック図である。

【図13】本発明の第2の実施例における分割制御回路のタイミングチャート図である。

【図14】本発明の第2の実施例における位置補正量と分割位置補正量との違いを示す説明図である。

【図15】本発明の第2の実施例における画像メモリのデータの格納状態の説明図である。

【図16】本発明の第3の実施例における画像処理装置及び原稿画像を読み取り走査する画像読み取り部を示すブロック図である。

【図17】本発明の第3の実施例における角度補正の説明図である。

【図18】本発明の第3の実施例における遅延回路の動作説明図である。

【図19】走査位置の位置ずれによる読み取り画像の接続ずれの説明図である。

【図20】本発明の第3の実施例における携帯端末機器の一実施例を示す斜視図である。

【図21】本発明の第3の実施例における携帯端末機器の他の実施例を示す分解斜視図である。

【図22】従来技術における写像抜け状態の一例を示す説明図である。

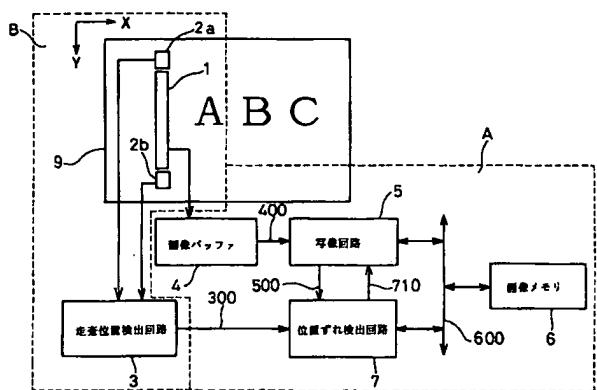
【図23】従来技術における写像抜け状態の他の例を示す説明図である。

#### 【符号の説明】

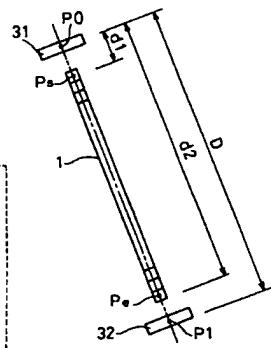
- 1 ラインイメージセンサ
- 2a、2b エンコーダ
- 3 走査位置検出回路
- 4 画像バッファ
- 5 写像回路
- 6 画像メモリ
- 7 位置ずれ検出回路
- 8 座標回転変換回路
- 9 遅延回路
- 31、32 車輪

- |              |                   |
|--------------|-------------------|
| 33、35 位置カウンタ | 72 画像相関回路         |
| 37 位置座標検出回路  | 73 补正量算出回路        |
| 51 画素密度変換回路  | 74 位置補正回路         |
| 52 座標計算出回路   | 75 分割制御回路         |
| 53 整数化回路     | 1001 佛帶端末の本体      |
| 54 アドレス生成回路  | 1004 入力装置         |
| 55 誤差算出回路    | 1007 ICカードスロット    |
| 65、66 メモリ    | 1008a、1008b ロックピン |
| 67 相関テーブル    | 1009a、1009b ピン挿入穴 |
| 71 重なり領域検出回路 |                   |

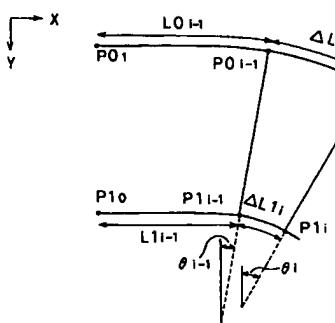
【図1】



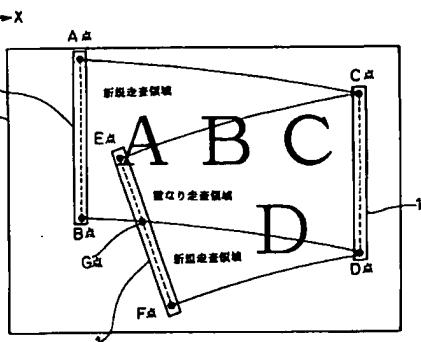
【図3】



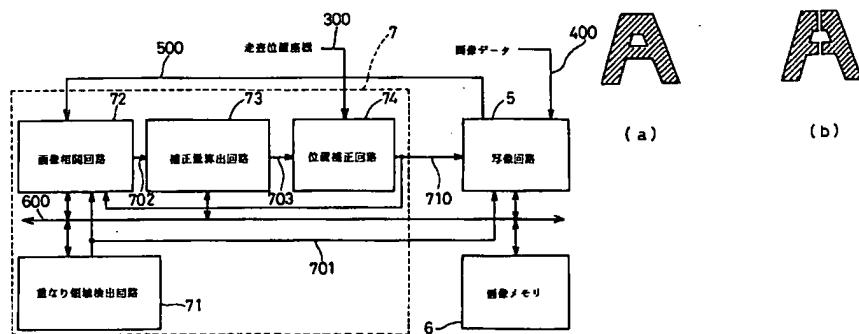
【図2】



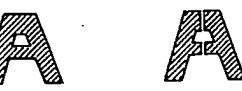
【図4】



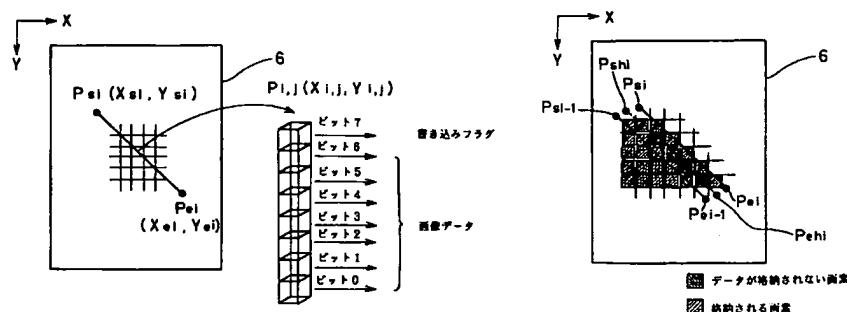
【図5】



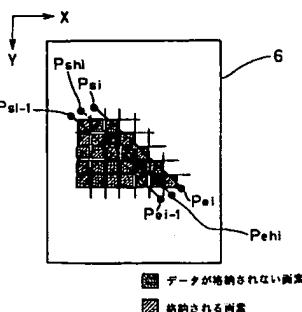
【図23】



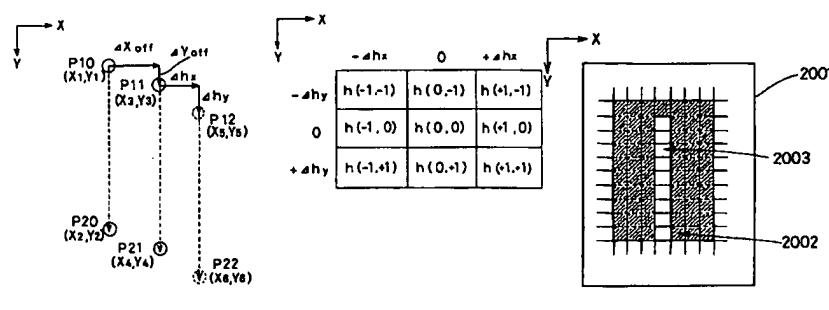
【図7】



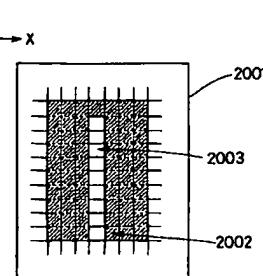
【図15】



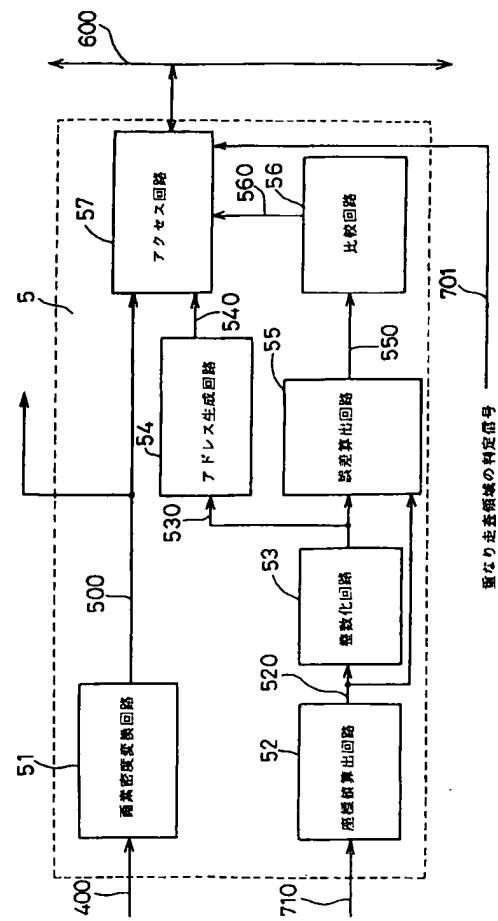
【図8】



【図22】



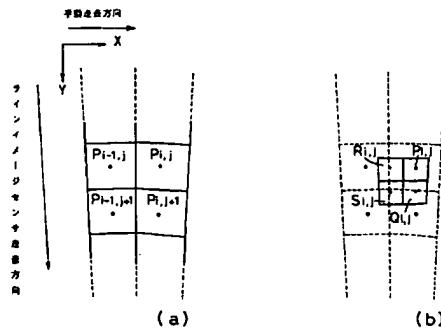
【図6】



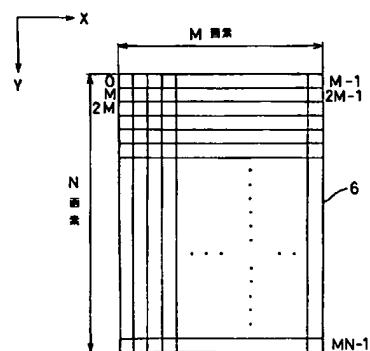
(24)

特開平8-107479

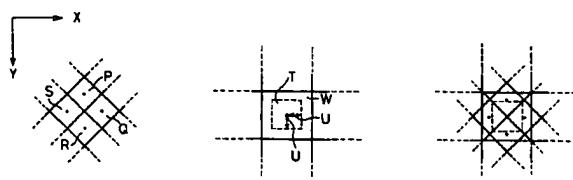
【四九】



【四】



《习11》

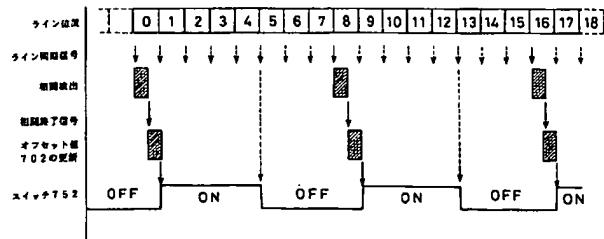


(a)

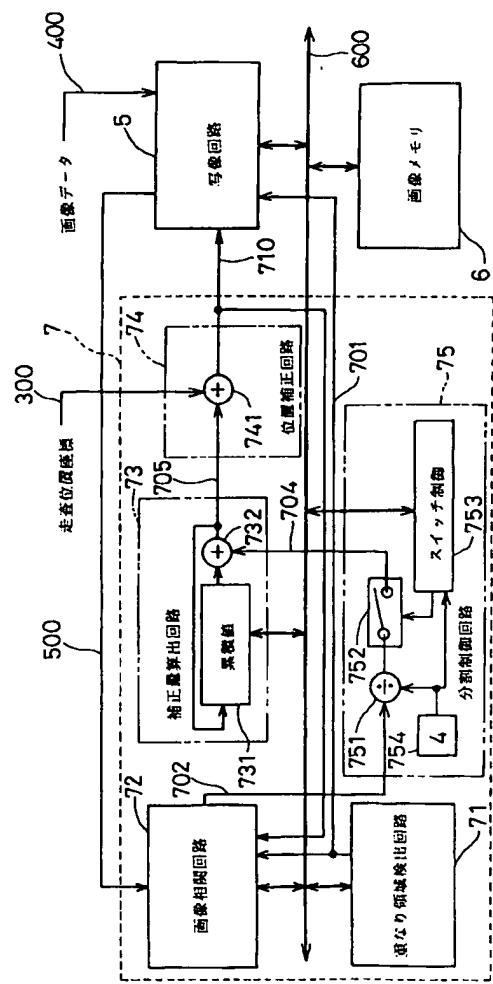
( b )

(c)

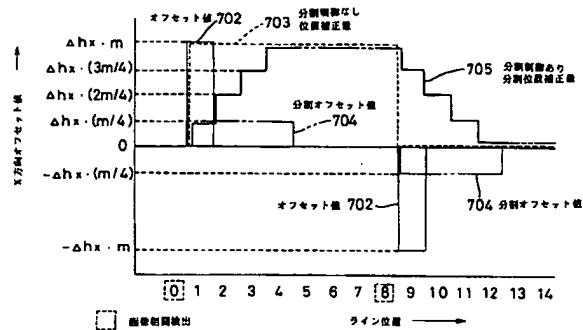
〔図13〕



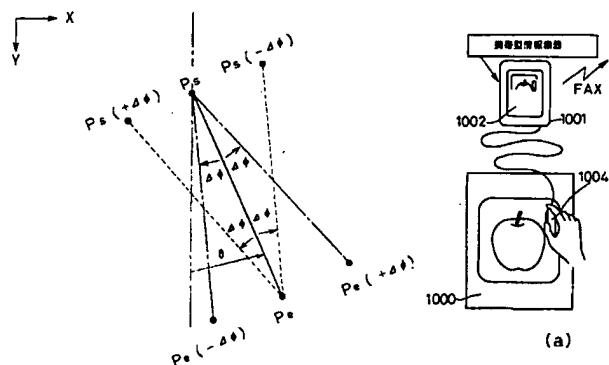
【図12】



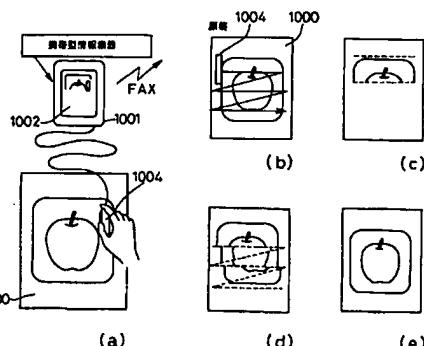
【図14】



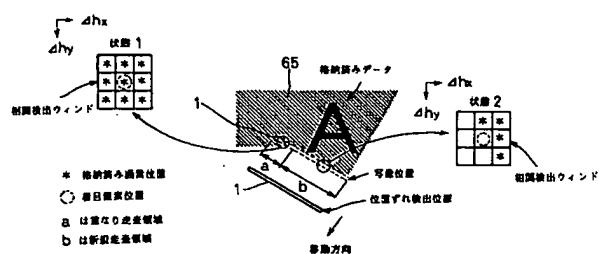
【図17】



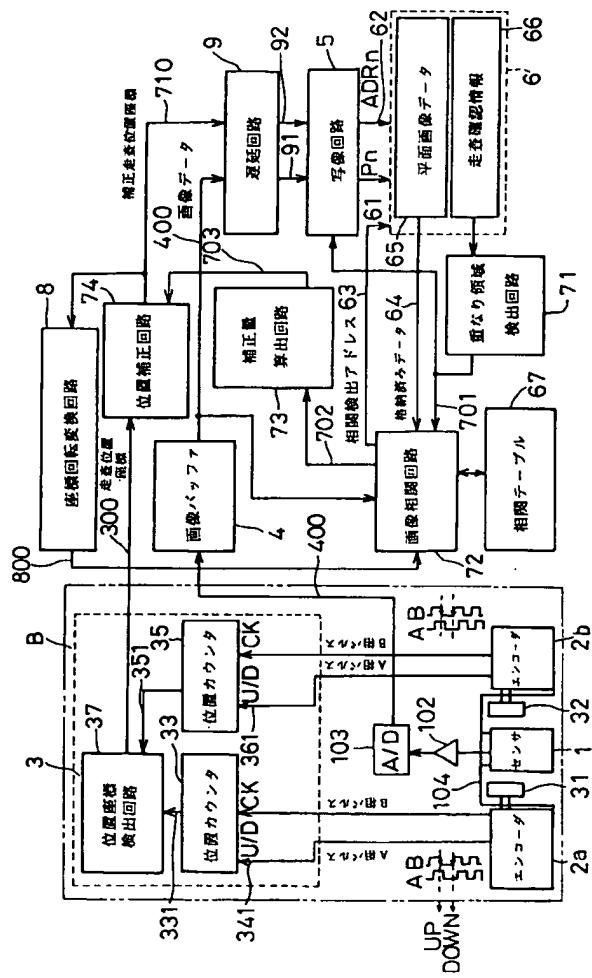
【図19】



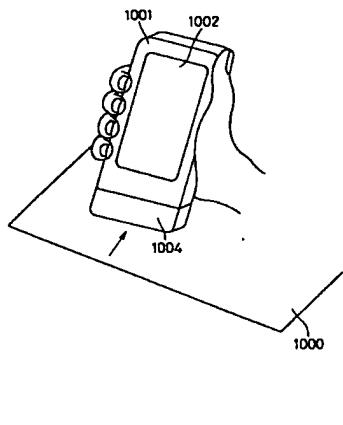
【図18】



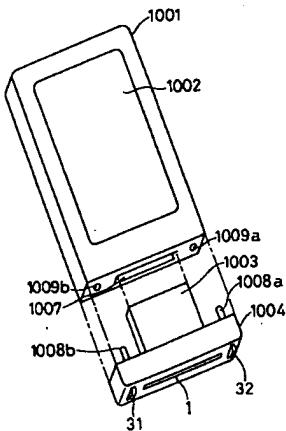
【図16】



【図20】



【図21】



フロントページの続き

(51) Int.Cl.<sup>6</sup>

識別記号 庁内整理番号

F I  
G 06 F 15/66技術表示箇所  
470 K(72) 発明者 ▲たか▼橋 直樹  
大阪府門真市大字門真1006番地 松下電器  
産業株式会社内